

資 料

ローカルエリアネットワーク端局用
リアルタイムモニタ
取扱い説明書

昭和 59 年 3 月

JIPDEC

財団法人 日本情報処理開発協会



JIPDEC

58

X006

この資料は、日本自転車振興会から競輪収益の一部である機械工業振興資金の補助を受けて、昭和58年度に実施した「マイクロコンピュータの利用に関する共通的な技術開発」の一環としてとりまとめたものであります。

目 次

1. 概 要	1
1.1 開 発 目 的	1
1.2 開発ソフトウェア概要	1
1.3 ハードウェア構成	3
1.4 AZTEC C コンパイラ概要	4
2. タスク制御カーネル	7
2.1 タスク制御カーネル仕様	7
2.2 タスク制御カーネルマクロ	16
2.3 タスク制御カーネルプログラム	25
2.4 タスク制御カーネルのテーブル	27
3. 入出力ハンドラ仕様	31
3.1 コンソールハンドラ	33
3.2 ループネットワーク通信ハンドラ	35
3.3 ループネットワーク LST-LT プロトコル	38
4. オンラインデバッガ	40
5. OS.rom とアプリケーション.rom の作成	46
6. ユティリティ	50
7. ファイルサーバ端局プログラム	52
8. システムテストプログラムとその操作	54



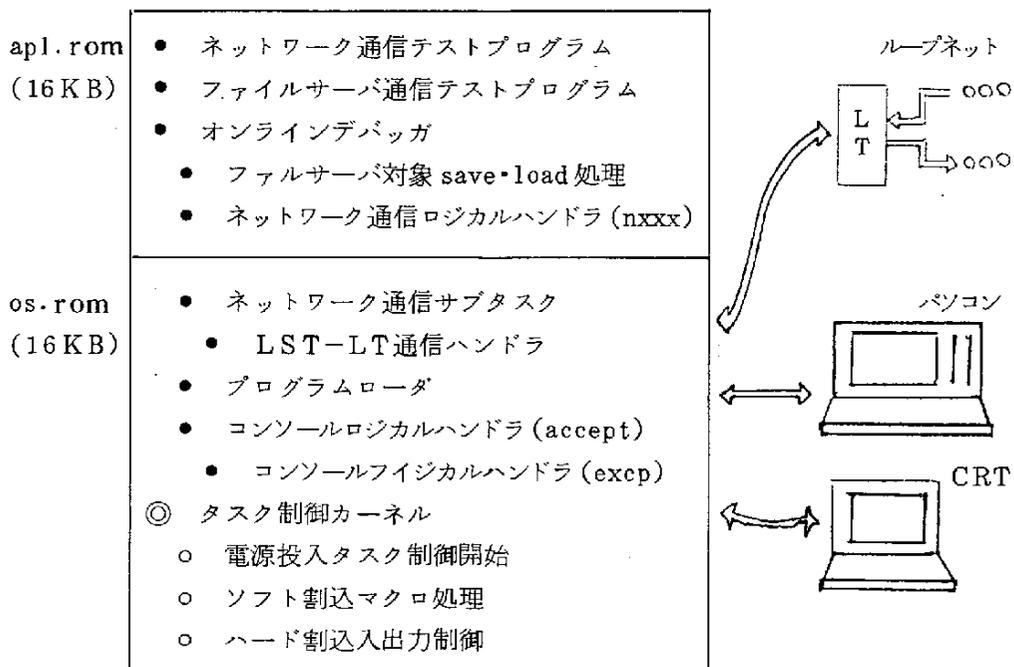
1. 概 要

1.1 開 発 目 的

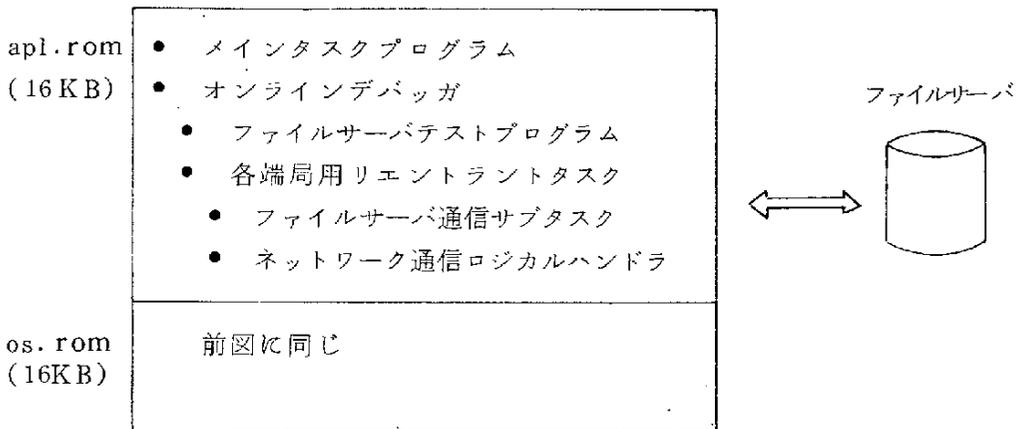
57年度に開発された“光ファイバを用いた簡易型ローカルエリアネットワークシステム”“インテリジェントディスクファイル管理ユニット”と56年度に開発された“インテリジェント・ディスクユニット”を使用することを条件として、複数の端局を有するデータ収集システム・プロセス制御システム・ソフトウェア開発システムの分散処理システムを構築する際の基礎となるリアルタイムモニタを開発する。

1.2 開発ソフトウェア概要

AZTEC C86コンパイラ(CP/M86版)を採用し、パーソナルコンピュータを用いてアプリケーションであるテストプログラムまでrom化(read only memory)した次図のようなネットワーク端局用プログラムを製作した。



ファイルサーバ端局用のプログラムは次のようになっている。

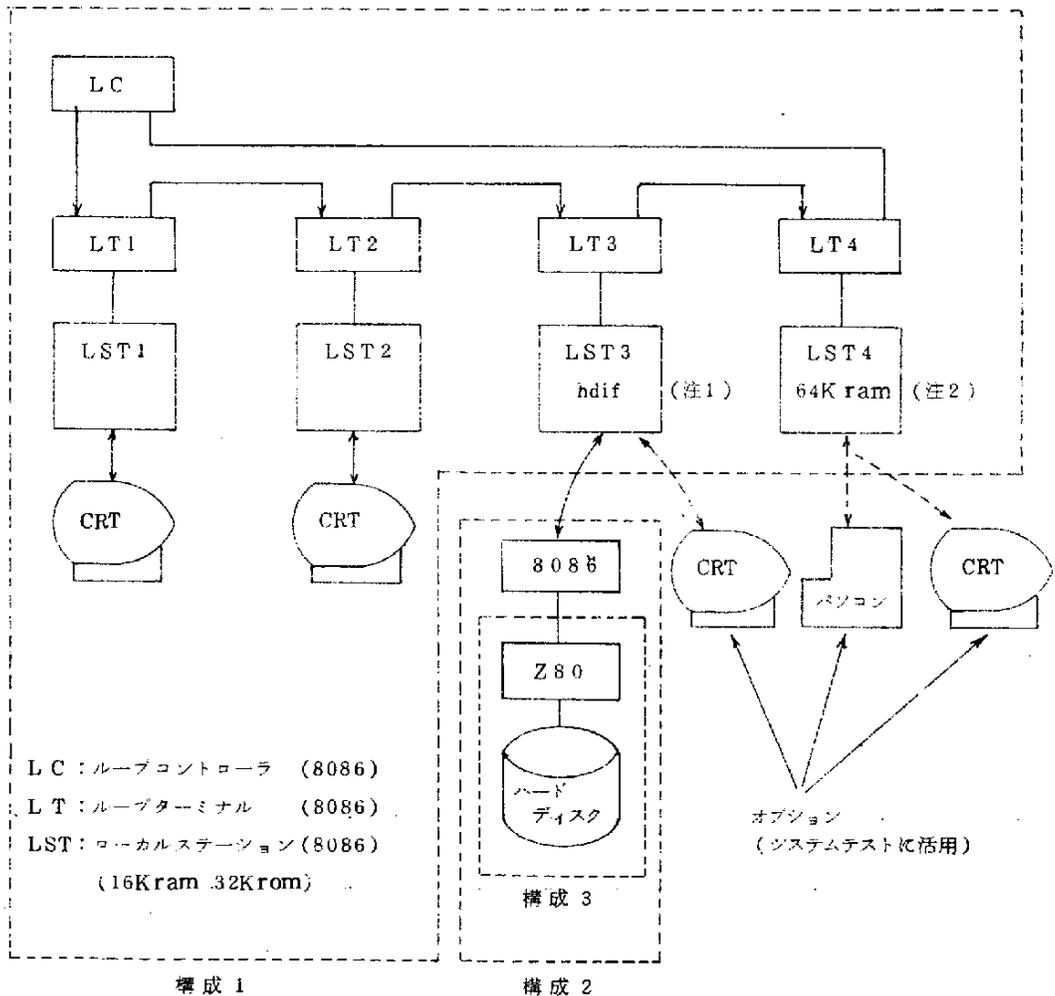


アプリケーションプログラム(タスクプログラム)からソフトウェア割込を用いてタスク制御カーネルに連絡するマクロには次のものがある。

- 同期制御 …… fpost, waitf, post, waitp
- タイマ制御 …… stime, gtime
- 入出力制御 …… excp, setdi
- 割込制御 …… setsrf, setsrp, waiti
- 事象確認 …… waitm, rflag, cflag
- 資源制御 …… cnq, deq
- タスク制御 …… attach, dtlach, chap, next, exit

なお前図のように、アプリケーション側 apl.romとモニタ側 os.romとわける方法ばかりでなく、全体を1本にまとめる sys.romも作成できるし、アプリケーション側をram(random access memory)としておき、パーソナルコンピュータからプログラムをローディングすることも可能としている。

1.3 ハードウェア構成



構成 1 : 光ファイバを用いた簡易型ローカルネットワークシステム (57年度)

構成 2 : インテリジェント・ディスクファイル管理ユニット (57年度)

今回このものをファイルサーバと呼んでいる。

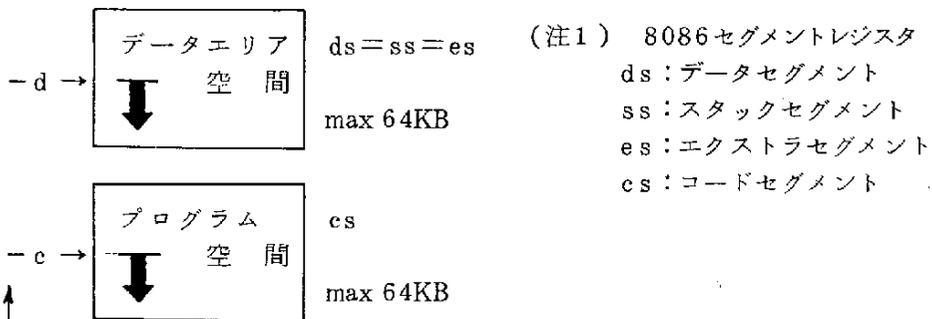
構成 3 : インテリジェント・ディスク・ユニット (56年度)

(注1) ファイルサーバ接続用インターフェイス (今回増設)

(注2) ram 空間でのアプリケーション動作確認用 ram 基板 (今回増設)

(2) オブジェクトプログラムのメモリ空間

AZTEC C のターゲットマシンは一般的なパーソナルコンピュータ (CP/M86 or MSDOS) であるため、全メモリが ram 空間であると想定し、メモリ効率とスピードを上げるためにセグメントレジスタの管理を行っていない。(他社のCコンパイラでも同じ様子である) そのため次のようにメモリ空間をデータ用とプログラム用に完全にわけている。



リンカ (ln) のオプション機能であり、データ及びコードのロードポイントをオフセット値として設定できる。

アプリケーションプログラムを rom (read Only memory) にすると次のような問題が発生し、対処が必要となる。

- ① C 言語仕様では実行開始のデータ空間は NULL (Zero) である。
→ モニタ動作開始時点にてメモリクリアが必要
- ② 文字定数と初期値はデータ空間に設定される。
→ プログラム空間に乗せておき、開始前にデータ空間へ移動
- ③ C 言語のアプリケーションの先頭は main () 関数である。
→ 電源 ON にてアセンブラプログラムを動かし、セグメントレジスタセット後 main () 関数を呼ぶ必要がある
- ④ 出力ファイルは XXX . CMD であり、アセンブラの XXX . HEX ではない。
→ XXX . CMD から rom に焼く方法が必要

- ⑤ 64KB以上のプログラムとデータの扱い。

→ モニタマクロにて64KB空間渡りのサポート必要

(3) C言語の変数

C言語の変数には次の3種が用意されている。モニタの理解とアプリケーション作成の助けとすべく簡単に記す。

① 内部変数 (auto 変数又はスタック変数)

関数の中で定義される変数でスタックエリアが用いられる。関数の入口にて確保され関数の出口にて消滅する作業用変数であって、C言語の最も使い易い特長的な変数である。

② static 変数

メモリの定位置が割当てられる変数で、定義したソースファイル上のどの関数からでも自由に読み書きできる変数である。異なるファイルからは参照できない。又、リンカ (ln) のラベル表には出力されない。

③ 外部変数 (common 変数)

異なるソースファイルからの共通変数、アセンブリ言語プログラムとの共通エリア定義に用いられるものである。リンカ (ln) のラベル表には出力されるのでシステム上重要な変数に用いられる。

(4) 本説明書にて用いるC言語特有の表現

- ① main () …… 最初に実行される関数
- ② XXX (arg1, arg2…) …… 引数を持つての関数の呼出し
- ③ var = XXX (arg…) …… 関数呼出し後の関数値の採用
- ④ web.cd …… web 構造体の中の cd 変数内容
- ⑤ & web …… web エリアのアドレス
- ⑥ 大文字 …… #define 定義した定数とグローバルな構造体
- ⑦ 小文字 …… 変数および関数名

2. タスク制御カーネル

リアルタイムモニタの核（カーネル）となる部分であり、一般的な制御方式にこだわらず、ユニークな発想を加えてrom上にて動くタスク制御カーネルを作成した。大きな特長として次のものがある。

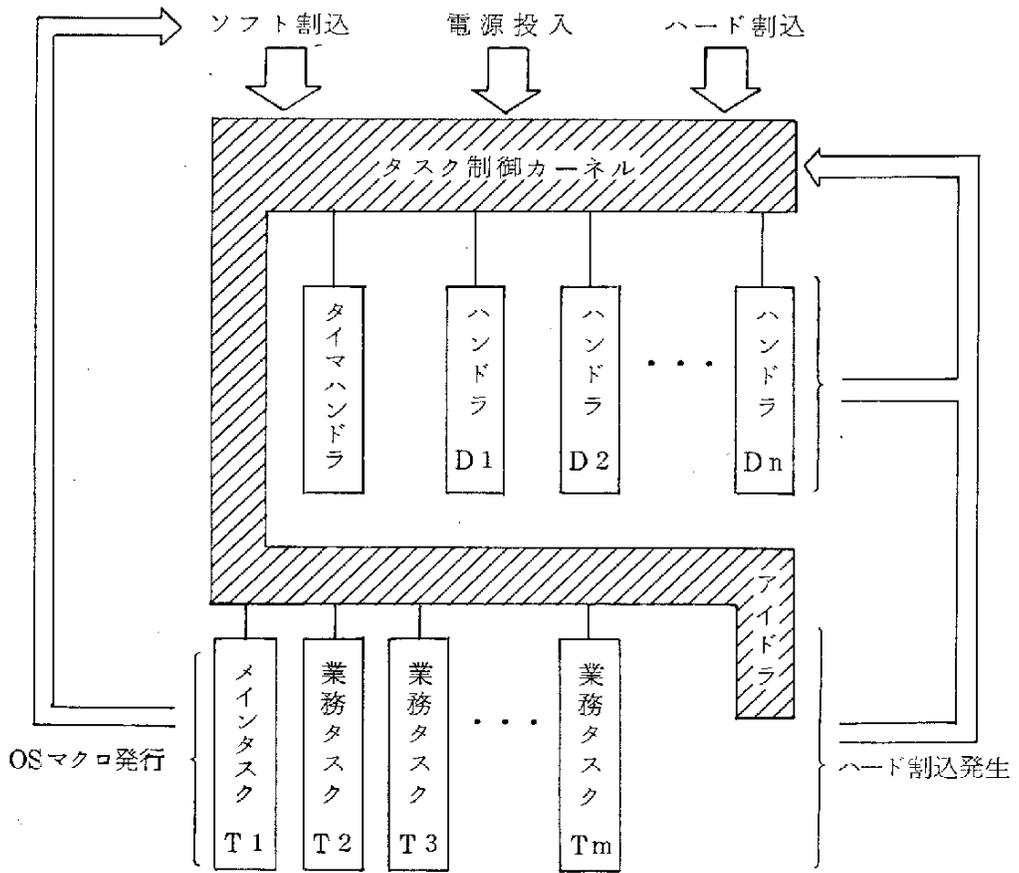
- (1) 一般的な `post(ECB, postcode)`・`wait(ECB)` のような `ECB(event control block)` を採用せず、タスク番号 (Ti) 主体におく `Post(Ti, postcode)`・`waitp(& wcb)` を採用してプログラムを見易くしている。
- (2) 制御システムにあっては非常に有効なビット ON によるタスク間通信を `fpost(Ti, postbit)`・`waitf(waitbit)` によって実現している。
- (3) `setsr(set subroutine)` マクロを用意して、実行中に割込処理ルーチンが登録でき、割込発生を `ipost` (ポストコードをキューイングする方法) と `fpost` (タスクにビット ON を通知する方法) の両方にて対処できるようにしている。
- (4) 入出力ハンドラの上位階層ハンドラをリエントラントサブタスクとして作成できる。……これはC言語の最大特徴かも知れない。
- (5) ほとんどをC語でプログラミングし、アセンブリ言語のコーディングは割込関係のみとしている。……C言語によるテーブル定義は非常に助かっている。

2.1 タスク制御カーネル仕様

リアルタイムモニタの核となる部分であり、ユーザが業務処理を行うタスクプログラムと入出力処理を行うハンドラプログラムの管理を行う。

(1) プログラムの位置構成

タスク制御カーネル（狭義のOSと表現する場合がある）は、電源投入イニシアライズとハード割込とソフト割込（OSマクロという）を扱い、次図の様な構成位置を示す。



(注1) アイドラはハード割込を待つコーディングであり、通常アイドルタスクとも言われる。

(2) タスクプログラム

OSより制御を受ける単位のプログラムで、通常1本のタスクが1個の業務を受け持つ。タスクの性格としては次のものがある。

- ① タスク単位にスタックエリアが必要。

割込発生によってすべてのレジスタはそのスタックエリアに退避される。

- ② タスクはタスク番号を持つ。

このタスク番号を使って相手タスクと通信する。

タスク番号とは tcb(task control block)テーブルの中での自分の存在場所番号である。

③、タスクはプライオリティ番号を持つ。

0~255の中の数であり、0に近いほど優先度が高く、早くcpu時間がサービスされる。

(3) ハンドラプログラム

入出力動作を扱うプログラムであり、タスクプログラムの中のexcpマクロによって入出力動作の開始が指示され、入出力割込によってcpuタイムがサービスされるプログラムである。

ハンドラの性格としては次のものがある。

① ハンドラのプログラム開始アドレスはdcb(device control block)テーブルの自分の存在場所の1部に登録される。

② ハンドラプログラムのデータエリアはdcbの中にある。

入出力動作の進行状況は自分で管理する必要がある。

③ スタックエリアとしてはシステムスタックエリアが使われる。

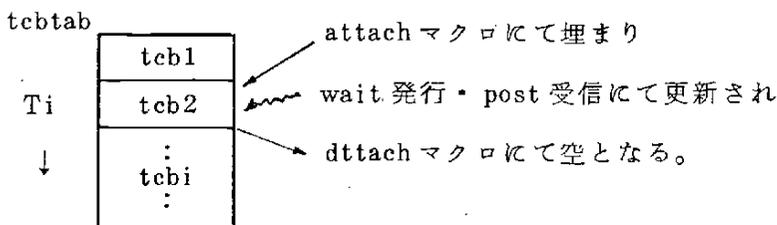
④ ハンドラは割込みが発生する毎にcpuを渡されるため、入出力動作の途中なのか終了なのかを厳密に扱わないといけない。完全終了にて初めて起動をかけたタスクに通知される。

(4) OSテーブルの概要

タスク制御と入出力制御(ハンドラ制御)を行うために、本OSでは次のテーブルを用意している。OSマクロ理解を助けるために概要を示す。

① tcb(task control blok)テーブル

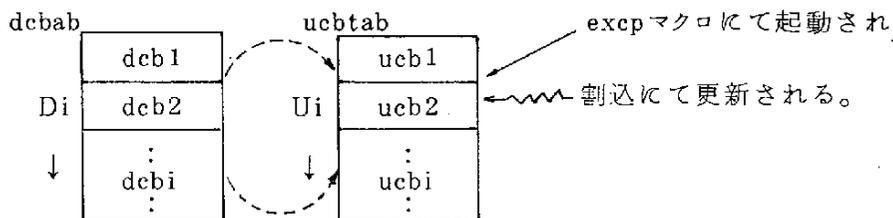
タスクの状態を示すテーブルであり、タスク番号順に割当てられ、必要タスク分(TCBSIZE)確保される。



② dcb(device control block) テーブル

ucb(unit device control block) テーブル

ハンドラアドレスを登録し、入出力装置の状態を示すテーブルであり、OSより電源投入時にコールされる tabset() モジュールの中で登録する。(DCBSIZE、UCBSIZE)



(注1) ハンドラは dcb 1 個に 1 モジュール結合される。

(注2) 1 個の dcb に n 個の ucb が登録できる。

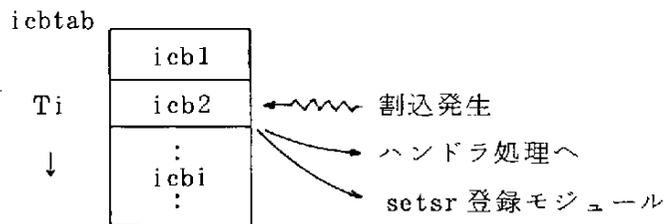
(注3) ucb のない dcb も登録できる。

(注4) excp マクロでは、dcb 番号と ucb 番号を指して OS へリンクする。

③ icb(interrupt control block) テーブル

割込み要因を登録するテーブルであり、ハンドラが結合される時には、その dcb 番号を登録し、ハンドラが結合されない時には実行時に setsr のモジュールが登録される。

このテーブルも OS より電源投入時にコールされる tabset() モジュールの中で登録する。(ICBSIZE)



(注1) 普通の OS ではこの icb 情報は dcb に格納されており、本システムは特殊である。

④ qcb(queue control block) テーブル

post, exp, enq, stime 等の待行列を格納するエリアであり、QCBSIZE
にて、余裕をもった必要個数を確保する。

qcctab

qcb1
qcb2
⋮
qcbi
⋮

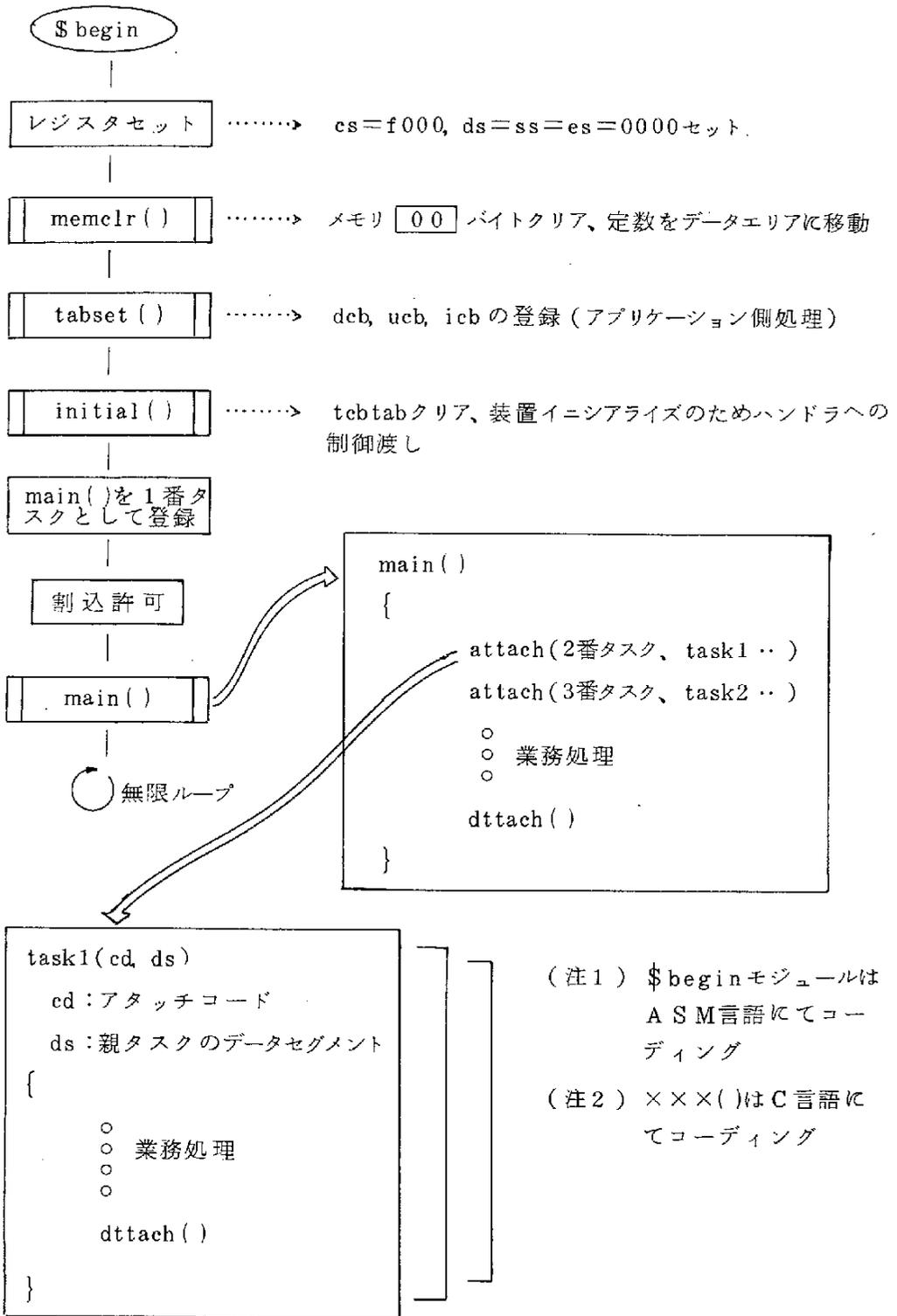
(注1) tcb, dcb, ucb, icb よりキューチェーンされる。

(5) 電源投入からアプリケーションへの制御渡り

intel 8086 cpu は $(F000)_{16}$ セグメントの $(FFF0)_{16}$ オフセットの番地
より命令を実行する。その場所には

jmpf \$begin(f000:seg)

が格納されており、アプリケーションプログラムに制御が渡るまでのフロー
チャートを示すと次の様になる。



(6) サンプルプログラムと #define ファイル

OS の理解を早めるためにサンプルプログラムを提示する。

このサンプルは、最初に実行される main() 関数 (タスク番号 1 番で最優先
プライオリティ 0 を持つタスク) で、タスク番号 2 と 3 を起動し、(esc) キー
インを割込にてとらえてオンラインデバッガ (debug()) を呼び出し、デバッ
ガの post, fpost コマンドにてタスク間通信を行う例である。

表面上の crt の動作として

- ① 電源投入で、タスク 2 番・3 番が動き出し

```
task 1  run
task 2  run
```

- ② (esc) キーインでデバッガが呼び出され

```
***  online debugger ***
=コマンド入力
:
= fpst, 2, 1 ← fpost の代行
```

- ③ 2 番タスクの waitf が解除されて

```
fpost receive & debugger post
```

- ④ post(1, 0x001b) にてデバッガが呼び出され

```
***  online debugger ***
= post, 3, 1 ← post の代行
```

- ⑤ 3 番タスクの waitp が解除されて

```
post receive PC 0001 0001 0000
```

- ⑥ 次の (esc) キーを待つ……②へ

(注1) すべてのアプリケーションプログラムはシステム定数を用意している
#define ファイルを #include "aplstr.c" しないとイケない。

サンプルプログラム

```

1: /*** mcc4.c 59.2.14 ← 59.2.14 ***/
2: /*** debusser, post, fpost test ***/
3: /* operation 1. esc key-in debusser on
4:             2. fpost,2,1 message
5:             3. post,3,1 message */
6:
7: #include "aplstr.c"
8:
9: #define TASK1 2
10: #define TASK2 3
11:
12: static int stack1[300], stack2[300];
13:
14: main()
15: {
16:     int timer();
17:     int task1(), task2();
18:     struct WCB wa;
19:
20:     setsr(ICBTIME, timer, PC, SHD); /* timer start */
21:     attach(TASK1, 10, 0x0010, task1, &stack1[299]);
22:     attach(TASK2, 11, 0x0020, task2, &stack2[299]);
23:
24: trigger:
25:     setdi(CONSOLEI, SET);
26:     waitm(0x6000, &wa);
27:     switch (wa.cd) {
28:         case 0x001b: debug(); /* esc */
29:                     break;
30:         case 0x0003: exit(); /* control-c */
31:                     break;
32:     }
33:     goto trigger;
34: }
35:
36: task1(code, ds)
37: unsigned code, ds;
38: {
39:     struct WCB wb;
40:     printf("task 1 run%n");
41: loop:
42:     waitf(0x0001);
43:     printf("fpost receive & debusser post%n");
44:     post(1,0x001b);
45:     goto loop;
46:
47: }
48:
49: task2(code, ds)
50: unsigned code, ds;
51: {
52:     int wa;
53:     struct WCB wc;
54:     printf("task 2 run%n");
55: p1:
56:     waitp(&wc);
57:     printf("post receive pc=%4x %4x %4x%n", wc.stn, wc.cd, wc.ds);
58:     goto p1;
59: }

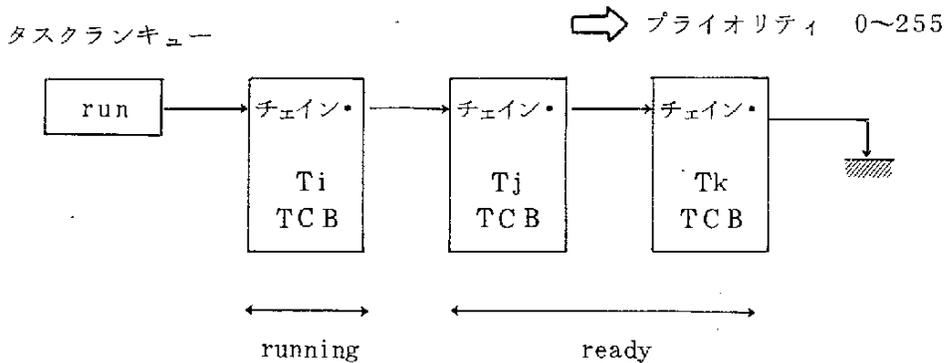
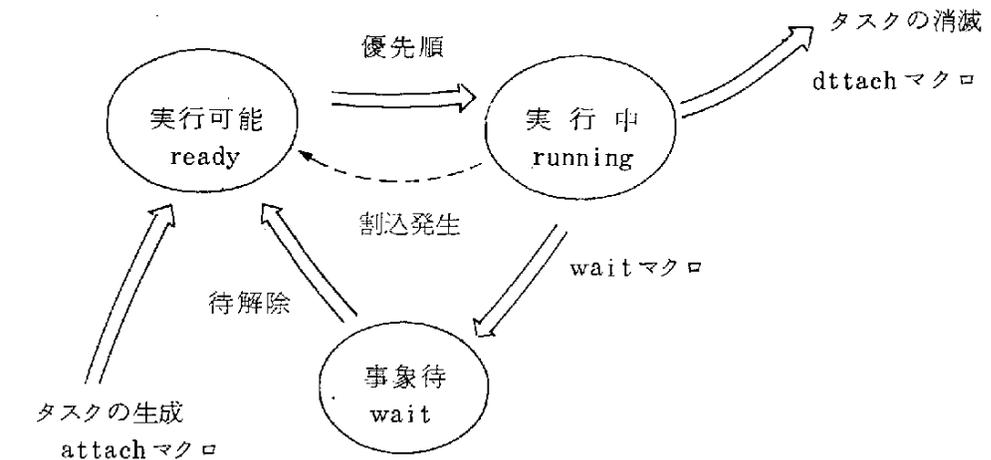
```

define ファイル

```
1: /* aplstr.c 59.2.29 <- 59.2.15 */
2:
3: /* --- os table size --- */
4: #define TCBSIZE 7
5: #define DCBSIZE 3
6: #define UCBSIZE 2
7: #define ICBSIZE 8
8: #define QCBSIZE 24
9: #define VECADR 0x0080
10: #define EOIPORT 0x00e0
11: #define EOIBIT 0x0020
12: #define CONSOLE 1 /* dcb */
13: #define CONSOLEI 1 /* icb in */
14: #define CONSOLEO 2 /* icb out */
15: #define ICBTIME 3 /* timer */
16:
17: /* --- os constant --- */
18: #define NULL 0
19: #define SET 0 /* setdi */
20: #define REP 1
21: #define RES 2
22: #define FP 0 /* setsr */
23: #define FC 1
24: #define SHD 0
25: #define DIR 1
26: #define W 0 /* ena dea */
27: #define R 1
28: #define T 0
29: #define D 1
30: #define I 2
31: #define U 3
32:
33: /* --- waitp, waiti receive block --- */
34: struct WCB {
35:     int stn;
36:     unsigned cd;
37:     unsigned ds;
38: };
```

2.2 タスク制御カーネルマクロ

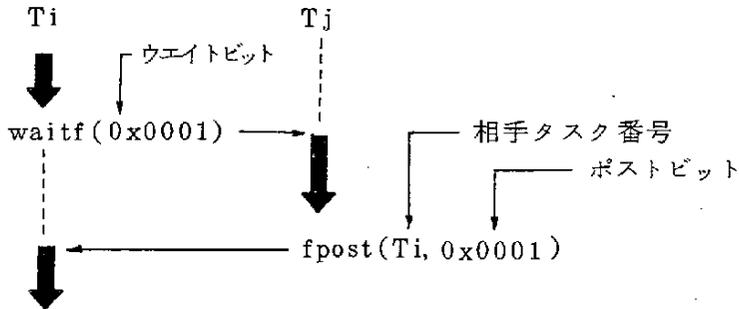
(1) タスクの状態遷移



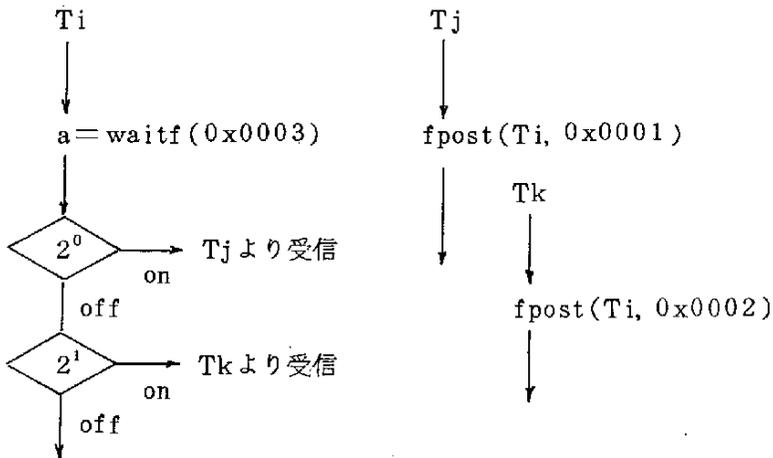
- (注1) 実行中に wait マクロを発行すると、チェーン=0xffff となり、ランキューよりはずされる。
- (注2) wait 中に待が解除されると、プライオリティを見てランキューに結合される。running のところか、途中か、チェーンの最後に。(最後の時は chain=0x0000)
- (注3) タスクとして登録可能な数は最大 255 である。
- (注4) 以後の説明において Ti はタスク番号 (TCB 番号)、Di はデバイス番号 (DCB 番号)、Ui はユニット番号 (UCB 番号)、Ii はインタラプト番号 (ICB 番号)を示し、通常 #define にてユニークな名称を大文字にて定義する。

(2) タスク間通信

① waitf と fpost …… ポストビットを用いるタスク通信

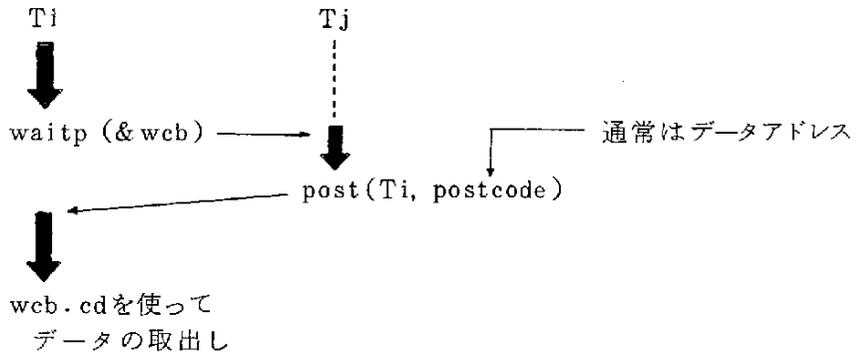


- waitf のビット位置と fpost のビット位置がマッチングした時、wait は解除されタスクは実行可能となる。
- ポストビットワードは T C B の中に確保されており、fpost にて on となり wait が解除されて off となる。
- 次の例は 2 本のタスクよりポストビットを受ける例である。



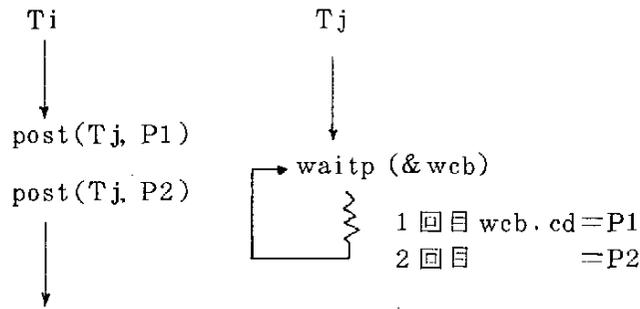
- ポストビットは T C B のエリアの中で重ねられるので、ひとつのビットに waitf にて取り上げる前に fpost を発行すると、2 度のものが 1 度として解釈される。便利な時もあるし、不便の時もあるので注意を要す。

② waitp と post ……ポストコードをもつてのタスク通信



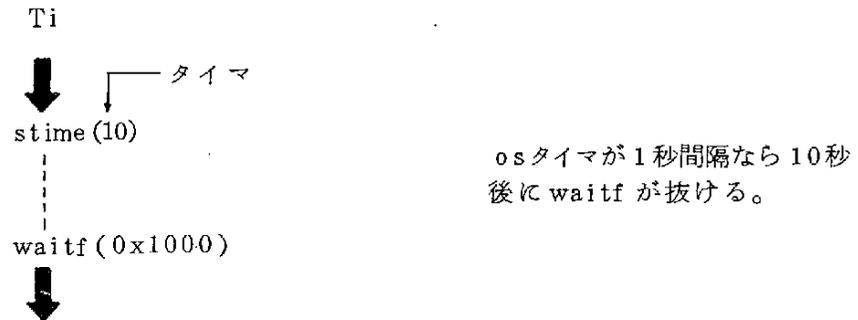
- web エリア (受取りエリア) ……

stn	post 発行元タスク番号
cd	postcode
ds	Tjのデータセグメント
- ポストコードはwaitpにて取りあげるまでqcctabにキューイングされている。次の例はTjが2回まわる。



(3) タイマ管理

③ stime と waitf ……タイムアップ待

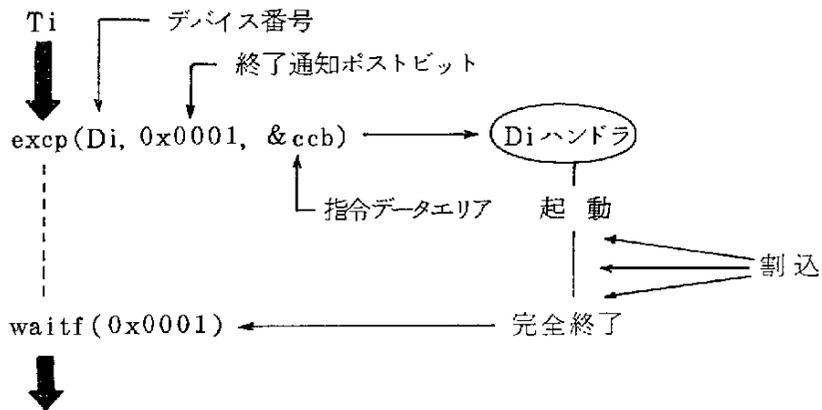


- タイマ待は必ずウェイトビットの 2^{12} ビットを用いること。
- `stime(0)`はタイマリセットとなる。

④ 残り時間 = `gtime()` …… `stime(t)`後の残り時間取出し

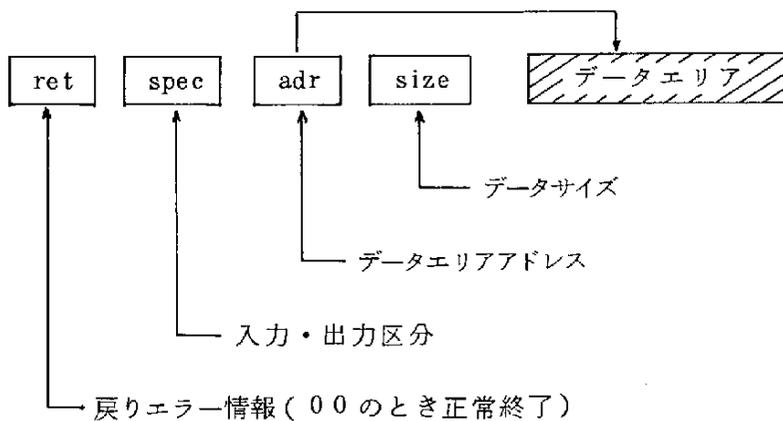
(4) 入出力管理

⑤ `excp` と `waitf` …… デバイス起動と終了時

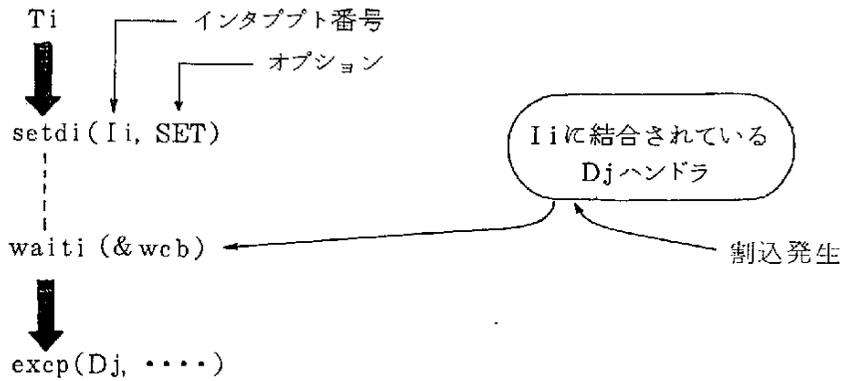


- `ccb` (command control block) は `excp` の指令データとハンドラからの戻り情報を受取るために利用される。

一般的には次の様なエリアとなる。(ハンドラ仕様にて異なる)



⑥ setdi と waiti ……起動割込待

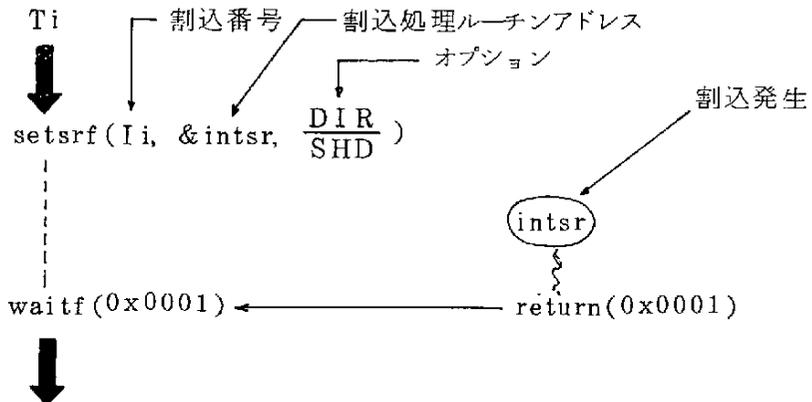


- waiti は機能的には waitp と同じである。異なるのはタスク側からの通信か、割込側からの通信かということである。
- オプションには SET (1 回だけの割込受付)、REP (RES がかかるまでの割込受付)、RES (PEP、SET のリセット) がある。
- ハンドラにて発行する postcode を web.cd にて受取ることができる。

(5) 割込管理

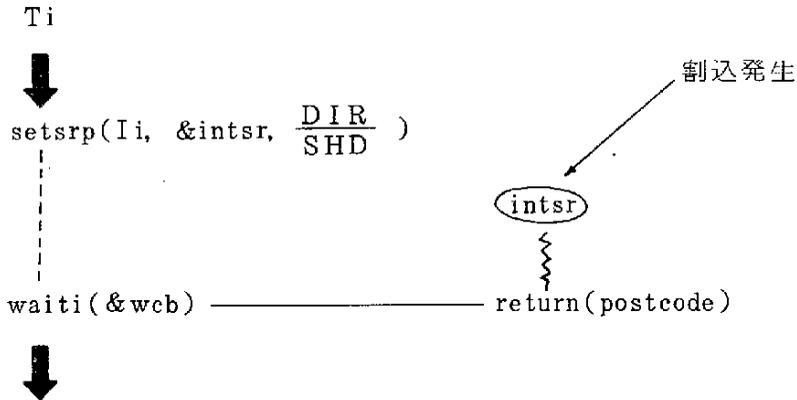
タスク実行中に割込処理ルーチンをセットして割込みをとらえる方法であり、制御用にはきわめて有効な手段である。

⑦ setsrf と waitf …… fpost での割込通知



- 割込処理ルーチンのリターンコードが fpost マクロになる。
- オプションには DIR (最優先にて setsrf 発行元タスクに戻る) と SHD (タスクスケジュールを通過してタスクに戻る) がある。

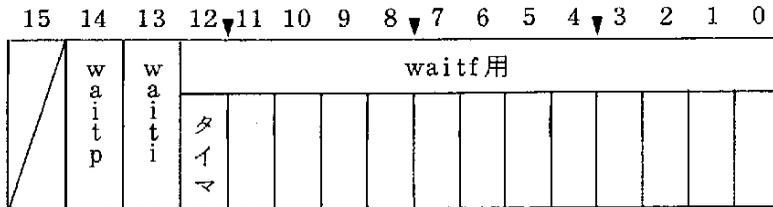
⑧ setsrp と waiti post での割込通知



- `postcode`を `web.cd` にて受取ることができ、何度も割込が発生したときは `postcode` が `qcstab` (キューエリア) にキューイングされる。
- 割込処理ルーチンを解除したい(無効にする)ときは、`setsrp(li, NULL, $\frac{DIR}{SHD}$)` を発行する。ただし、`post` されている分はシステムキュー上に残っているため `waiti` にて取り出す必要はある。

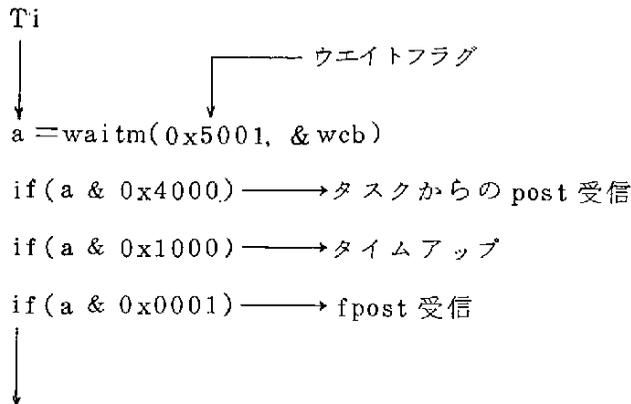
(6) 複数事象の発生待と確認

T C B に確保されているポストフラグワードは次の形式をもっている。



- ← アプリケーション用 →
- 割込側からの `postcode` 着信フラグ
- タスク側からの `post` マクロ受信フラグ
- 2個以上のときはシステムエリア (`qcstab`) にキューイングされ、先入先出しにて取り出される。

⑨ waitm……………複数事象待



- waitm(0x6000) のときは &web が 1 個しかないから、waitp が優先され waiti が待たされる。

⑩ flag = rflag() …………… ポストフラグワードの取出し

TCBのエリアは変化しない。

⑪ cflag(clearflag) …… ポストフラグワードの消しこみ

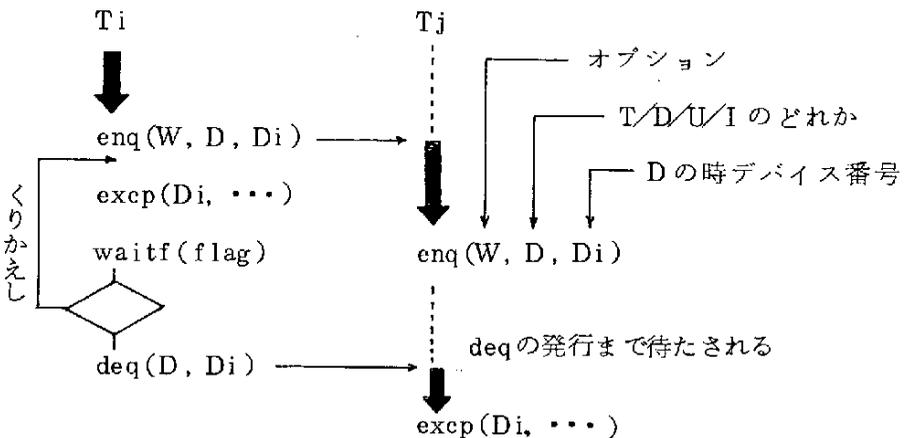
waitf用のみ消すことができる。

(7) リソース管理

TCB・DCB・UCB・ICBの中にはそれぞれRCB(resource control block)を持っている。このRCBを使って、タスク・デバイス・ユニットデバイス・インタラプト・その他のリソースを管理する。

⑫ enq と deq …………… 占有と解除

⑬

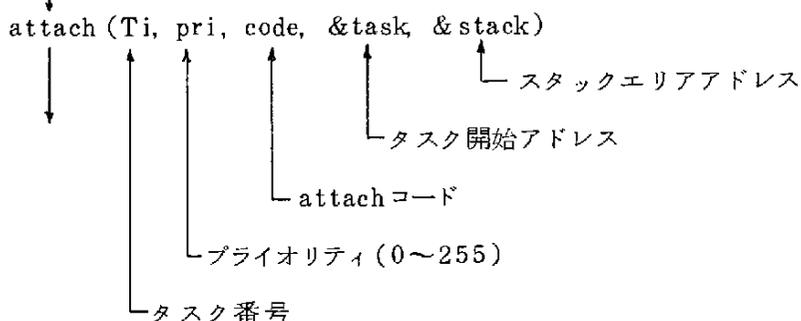


- オプションにはW（既に占有されている時は解除まで待つ）とR（占有されているときはリターンコードを1とする、占有した時は0とする）の2種がある。
- 上記の例は `excp` が `crt` 1行分の出力として、`n`行分他のタスクにじゃまされずに出力したい場合の例である。

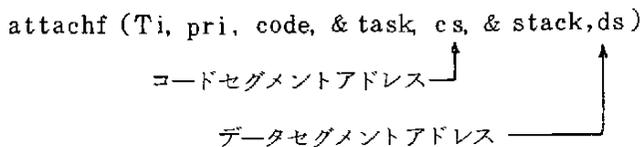
(8) タスク管理

- ⑭ `chp(Ti, priority)` ……タスク優先順位の変更
- ⑮ `next()` ……自分のタスクをランチェインの最後に付ける。
ループ待をする時に他タスクに制御を渡すときに用いる。
- ⑯ `exit()` ……タスク制御の終了
CP/M86 にとっては次のシステムコマンド受けとなる。

⑰ `attach` ……タスクの生成



- 生成されたタスクには、`attach` コードと発行元の `ds`（データセグメントアドレス）が通知される。
- 64KB空間外のタスクには `attachf` がある。



⑱ attach ()……………自分のタスクの消滅

これにより発行したタスク Ti の TCB は空となる。再度 attach マクロを用いれば TCB は埋まることとなる。

⑲ excpt (Di)……………実行中の excp 動作の強制終了

異常検出タスクから発行するもので、実行中の excp 動作を強制終了させるときに用いる。このマクロには wait はない。

(9) OS マクロ一覧

• タスク間通信

① fpost (Ti, postflag) …………… waitf (waitflag)

② post (Ti, postcode) …………… waitp (&wcb)

• タイマ管理

③ stime (t) …………… waitf (0x1000)

④ 残時間 = gtime ()

• 入出力管理

⑤ excp (Di, postflag, &ccb) …………… waitf (waitflag)

⑥ setdi (Ii, SET/REP/RES) …………… waiti (&wcb)

• 割込管理

⑦ setsrf (Ii, &intsr, DIR/SHD) …………… waitf (waitflag)

⑧ setsrp (Ii, &intsr, DIR/SHD) …………… waiti (&wcb)

• 複数事象発生待と確認

⑨ waitm (waitflag, &wcb)

⑩ flag = rflag ()

⑪ cflag (clearflag)

• リソース管理

⑫ enq (W/R, T/D/U/I, Xi)

⑬ deq (T/D/U/I, Xi)

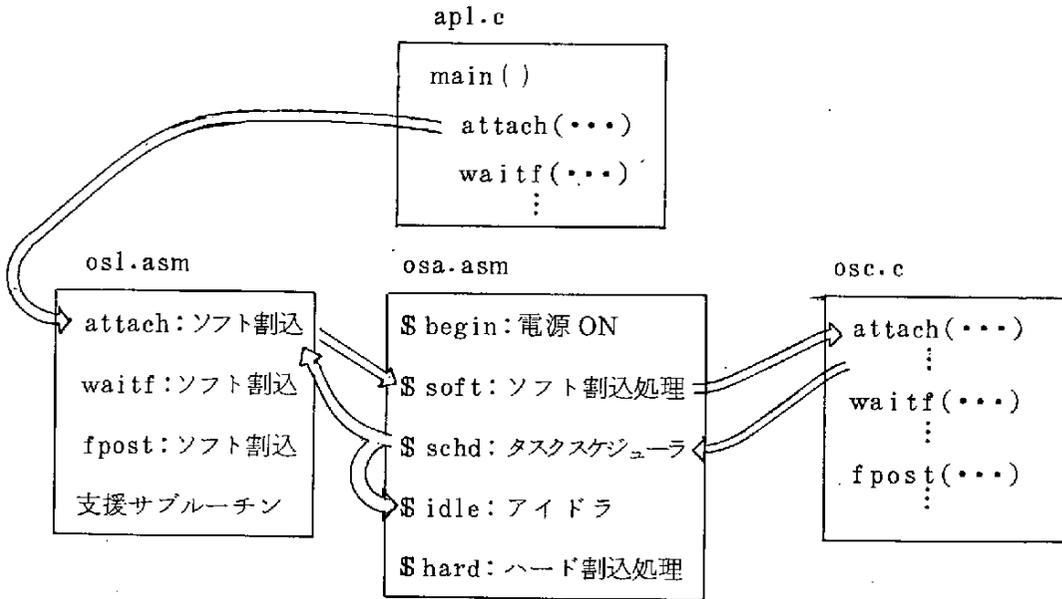
- タスク管理
 - ⑭ chap(Ti, pri)
 - ⑮ next()
 - ⑯ exit()
 - ⑰ attach(Ti, pri, code, & task, & stack)
 - ⑱ dttach()
 - ⑲ excpt(Di)

2.3 タスク制御カーネルプログラム

アセンブリ言語 (asm) のコーディングを最少におさえて、ほとんどをC言語にてコーディングした。その概要を示す。

(1) ソースファイル (プログラム言語) のからみ

カーネル実現のために osc.c, osa.asm, osl.asm の 3 本のファイルがあり、アプリケーションを apl.c とすると次の様な構成となる。



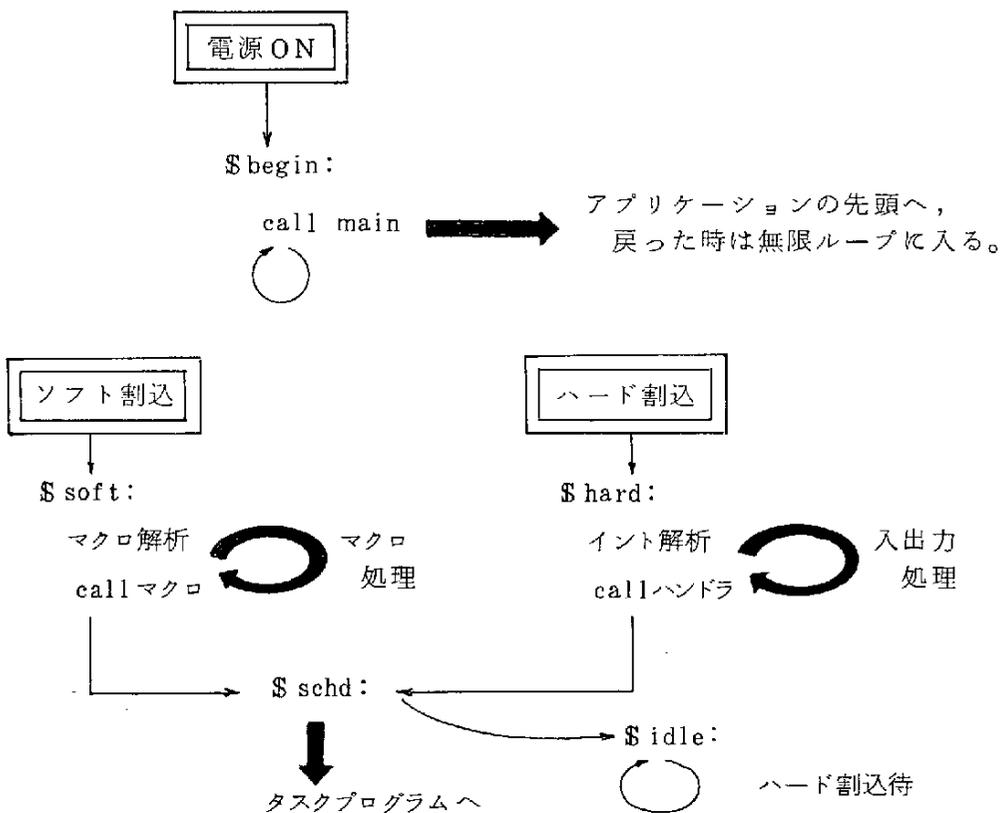
(注1) タスクスケジューラに入るとタスクのプライオリティに従って優先度の高いタスクに制御が渡る。上記の attach ではコール元に戻る。

① os1.asm

asm言語の小さなサブルーチンの集まったコーディングであり、CHレジスタにマクロコードを乗せ、CLレジスタにマクロ引数個数を乗せてソフト割込255をかける役目をしているファイルである。

② osa.asm

制御の流れと8086レジスタの退避・回復を行うasm言語のコーディングであり次の流れとなる。



③ osc.c

osマクロ処理をするプログラムであり、tcctab・dcctab・ucctab・icctab・qcctab等のosテーブルをすべてC言語プログラムにて処理している。

(2) 支援サブルーチン

① `osl.asm` に存在するサブルーチンでアプリケーションにて使えるもの

- `blockmv(&recv, &send, length)` …… 移動
- `clear(&area, length, value)` …… クリア
- `msti()` …… 割込許可
- `mcli()` …… 割込禁止
- `aputp(port, value)` …… ポート出力
- `value = agetp(port)` …… ポート入力
- `cs=getcs()` …… code segmentの取出し
- `ds=getds()` …… data segmentの取出し
- `byte = memrb(seg, offset)` …… バイト取出し
- `word = memrw(seg, offset)` …… ワード取出し
- `memwb(seg, offset, byte)` …… バイト書き込み
- `memww(seg, offset, word)` …… ワード書き込み

注) `osl.asm` は常にアプリケーションとリンクされるため、OS 存在64KB空間外で自由に使えるものである。

② `osc.c` に存在するサブルーチンでハンドラが使えるもの

- `mmstime(T/D/U, &tcb, time)` …… タイマーセット
- `mmrtime(T/D/U, &tcb)` …… タイマーリセット
- 残り時間 = `mmgtime(T/D/U, &tcb)` …… 残タイム取出し

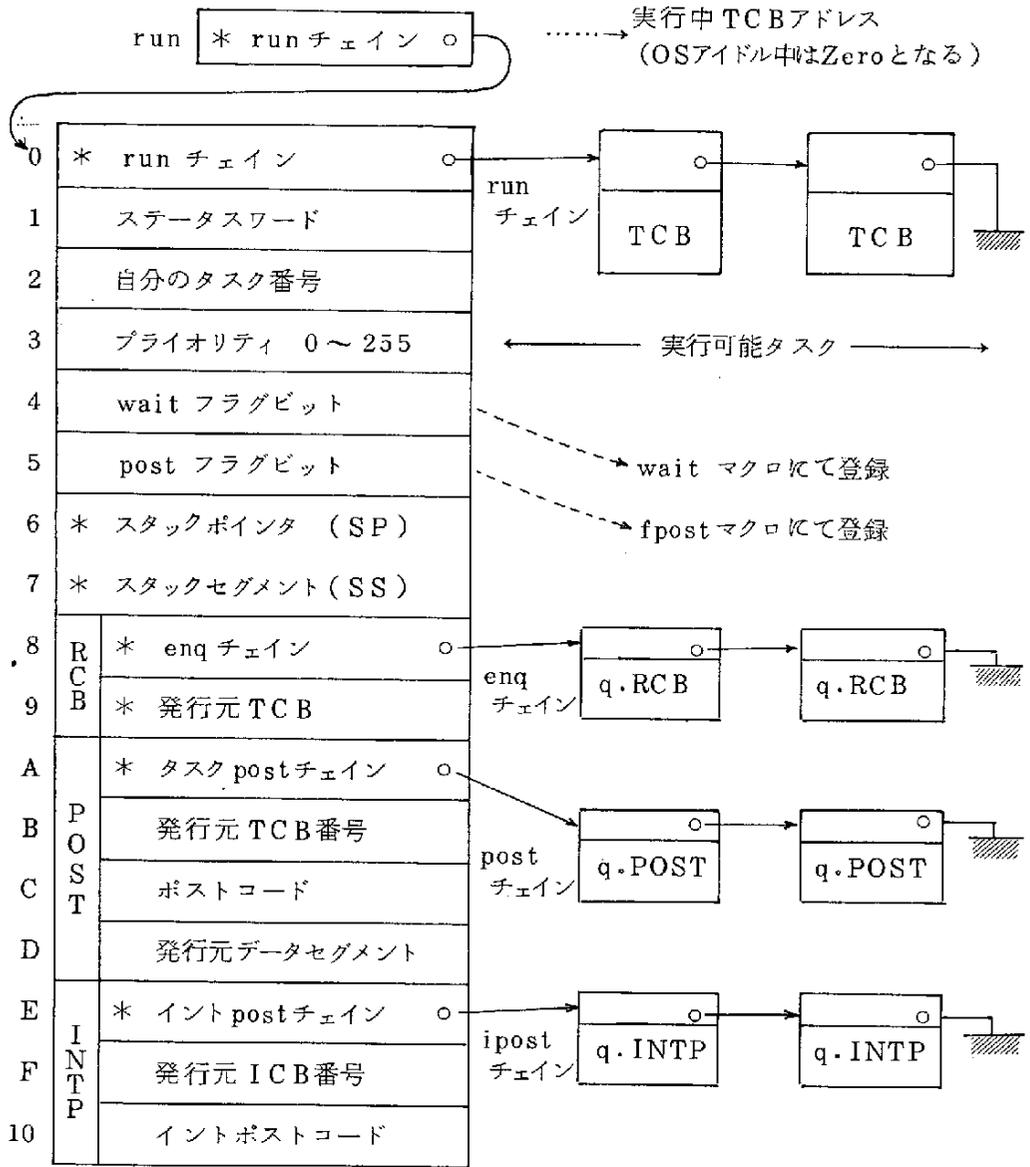
注) `osc.c` の中であるため、os 存在64KB空間にて使用すること。

2.4 タスク制御カーネルのテーブル

タスク制御と入出力制御を管理しているOSテーブルの詳細を記す。

C言語のstruct定義はこのようなテーブルの記述にはきわめてすぐれている。

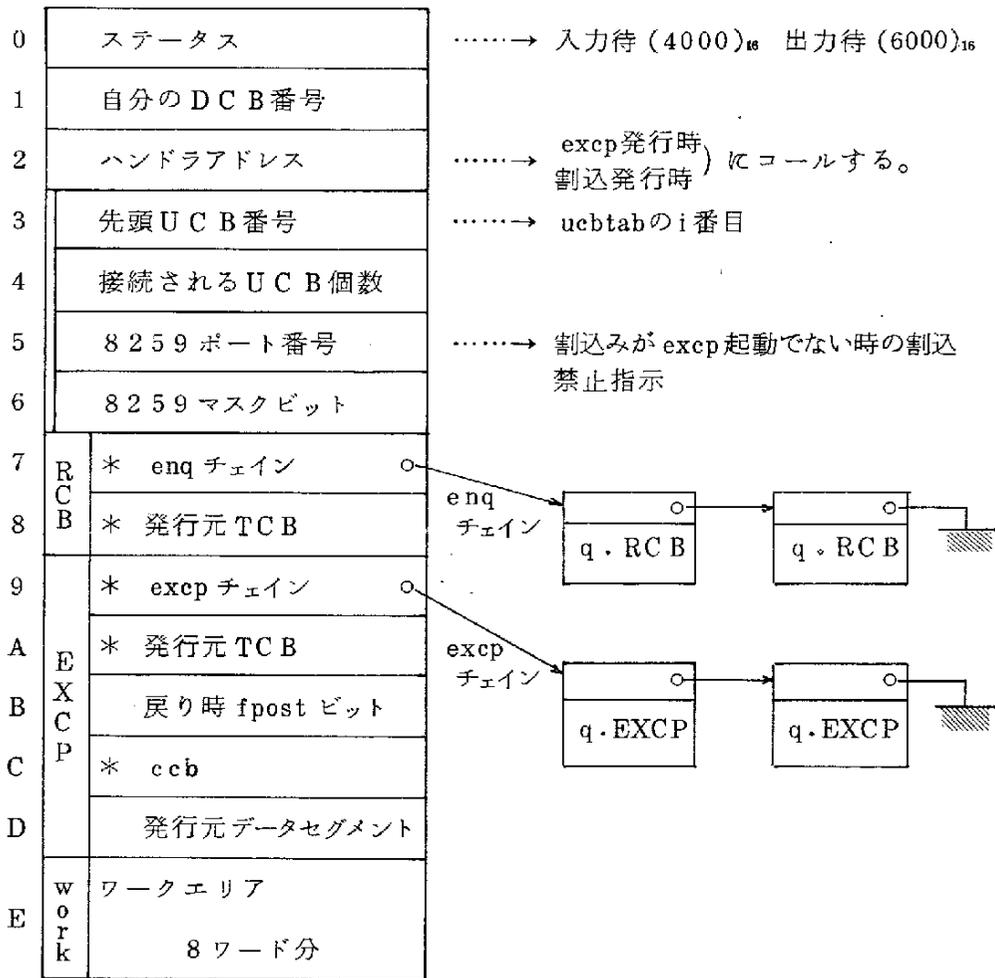
(i) T C B (Task Control Block) tcbtab (i)



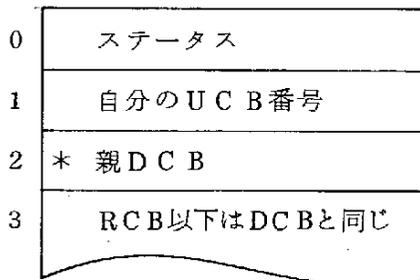
(注1) *印はアドレスを示す。

(注2) RCB、POST、INTP 先入先出方式を取る。

(2) DCB (Device Control Block) dcbtab(i)



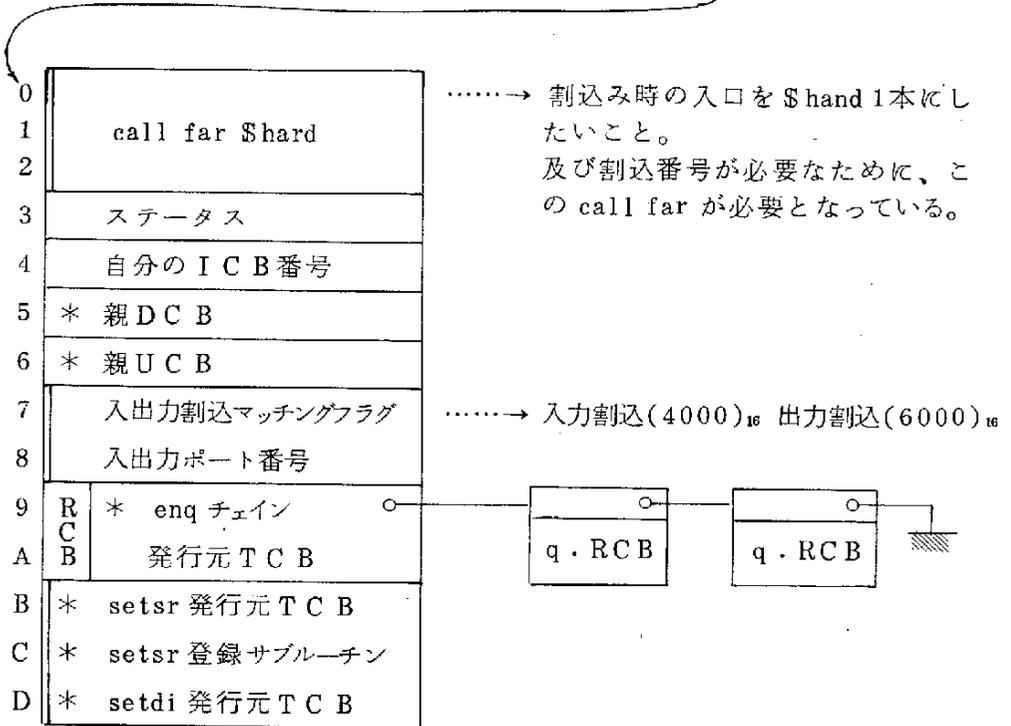
(3) UC B (Unit Control Block) ucbtab (i)



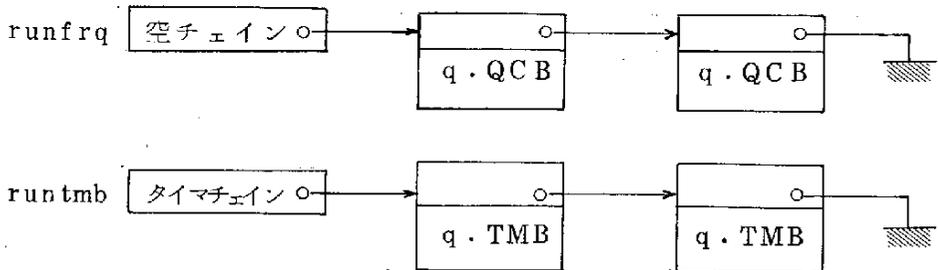
(4) I C B (Interrupt Control Block) icbtabs(i)

8086 割込ベクタ

0080	* icb 1	ds=0000
0084	* icb 2	"
0088	⋮	" " "



(5) Q C B (Queue Control Block) qcbtabs(i)

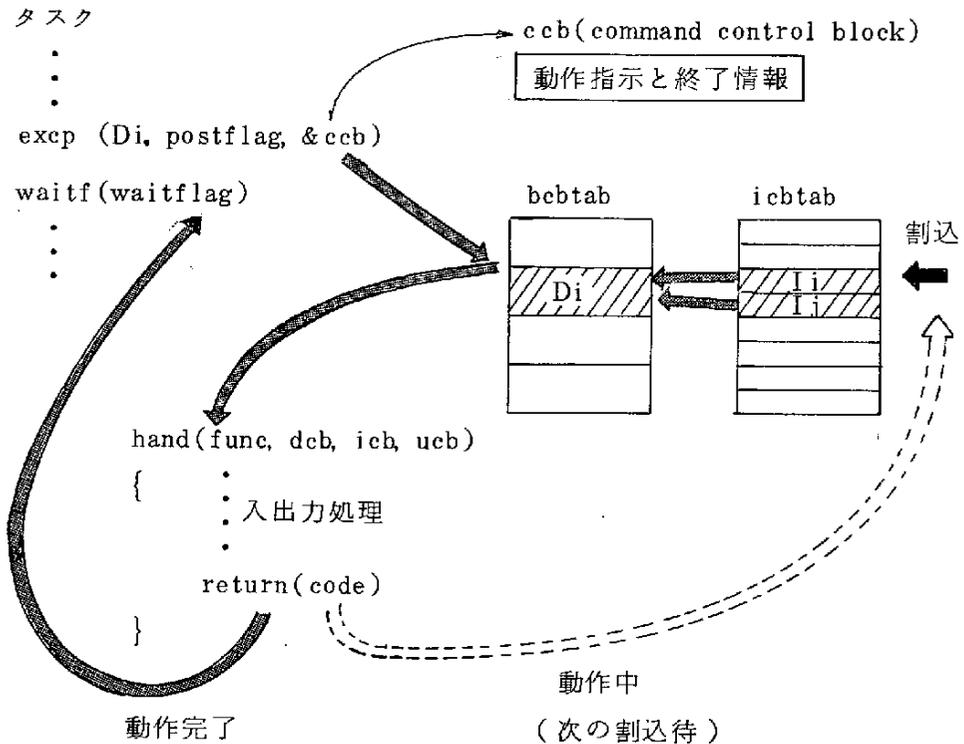


註) enq, post, ipost, excpt は qcbtabs(i) に格納される。

3. 入出力ハンドラ仕様

excp マクロによって起動がかかり、ハード割込みによって動作が進行する入出力処理プログラム（ハンドラという）の概要を説明する。

(1) excp マクロとハンドラの位置



- ハンドラの開始アドレスはDCBの中に定義されている。
- 割り込とデバイスの接続はICBの中で定義されている。
- ccbのフォーマットは各種装置によって異なってよく、ハンドラの性質によって決定してよい。
- ハンドラはまず excp マクロによって示される ccb内容に従って装置に初期動作を指示する。必要ならばccbの内容を自分のDCB中のワークエリアに取り込み、以後の割り込動作の進行にそなえる。リターン codeは重要であり、進行中 (code ≠ 0) か、動作完了 (code = 0) の区分に使用される。

(2) ハンドラの形状と処理内容

OSから処理要求コードをfuncに乗せて、ハンドラをコールするのでその要求にあった処理を行う。C言語のフォーマットにて示す。

```
hand(func, dcb, icb, ucb)

int func;

struct DCB *dcb;

struct ICB *icb;

struct UCB *ucb;

{

switch(func) {

case 1: 電源投入時 (dcb 参照) …… } 装置の初期設定
case 2: 電源投入時 (icb 参照) ……
case 3: excp 発行時 …… 動作開始処理
           入力割込要求のとき return(4000) にて戻す
           出力割込要求のとき return(6000) にて戻す
case 4: 割込発生 …… 動作続行か動作終了か
           動作終了のとき return(0000) にて戻す
           次の割込期待のとき return(4000 or 6000)
case 5: タイムアップ …… 異常終了
           case 3、4の時に設定したタイムのオーバー
case 6: except 発行時 …… 強制終了
case 7: setdi 発行中の割込発生
           return(code) に postcode を乗せる。

}

}
```

(注) 通常のプログラムと異なり、1回のexcpマクロと多数回の割込によってハンドラは動かされるため、プログラムの組み方には充分注意が必要である。

3.1 コンソールハンドラ

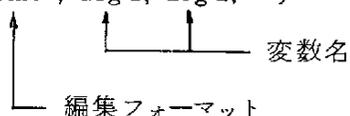
システムコンソールとなる `crt` の入出力処理を行うもので、ロジカルベースとフィジカルベースの2段階のハンドラを用意している。

ロジカルハンドラは `waitf` マクロを内蔵するリエントラントサブルーチンであり、コールしたタスクのスタック上にて `excp` マクロを用いてフィジカルハンドラを起動している。

(1) ロジカルハンドラ

128バイトの入出力バッファを用意して、コンソール `dcb` を占有 (`enq`, `deq` マクロ発行) し、タスク間の干渉をなくして処理している。

① `printf("fmt", arg 1, arg 2, ...)` ……編集出力



(注1) B.W.カーニハン仕様と同一形式である。

(注2) AZTEC Cの標準ライブラリを入出力部分について改造した。

(注3) スタックとして約500バイトを使用している。

② `size = accept("msg", &area, size)` ……出力と入力



(注1) 入力エリアが満杯になるか `Cr/Lf` が入力された時点にて動作を終了する。

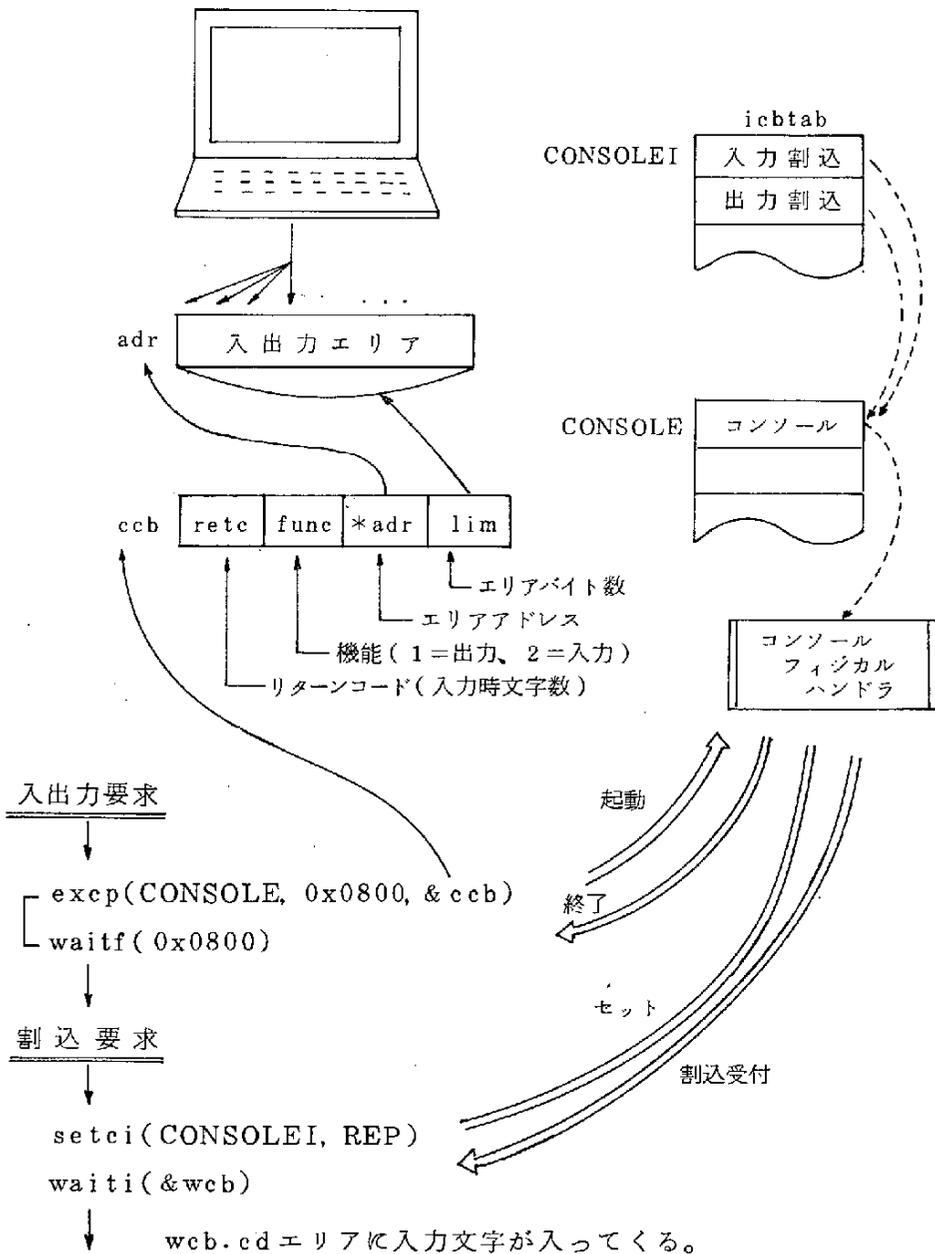
(注2) `Cr/Lf` ストップの時にはメモリに `(00)16` バイトを設定する。

(注3) `msg` は省略可能であり、その時は入力処理のみとなる。

(注4) `&area` も省略可能である。当然出力処理のみとなる。

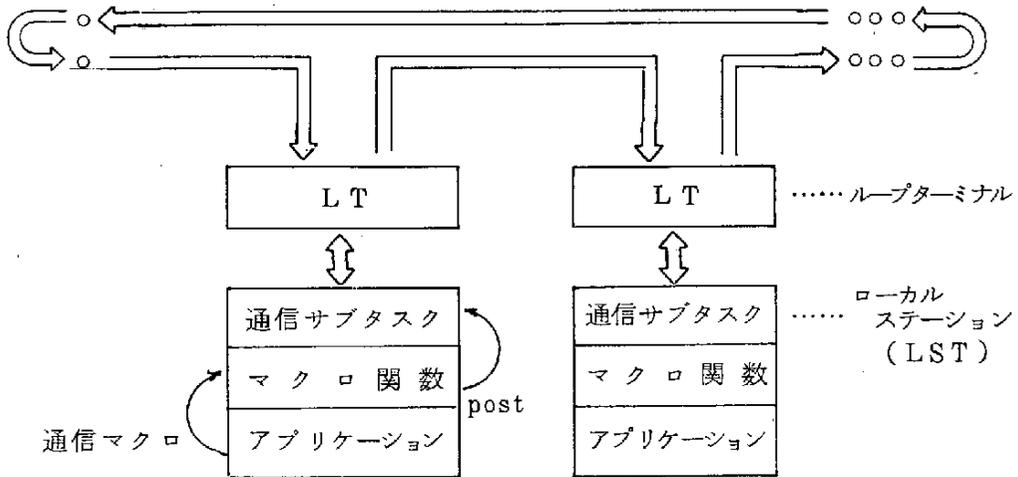
(2) フィジカルハンドラ

excpマクロにて起動がかかり、ertの入力割込と出力割込をとらえて文字列の処理を行う。又、キーイン割込みがとられるように setdi マクロもサポートしている。



3.2 ループネットワーク通信ハンドラ

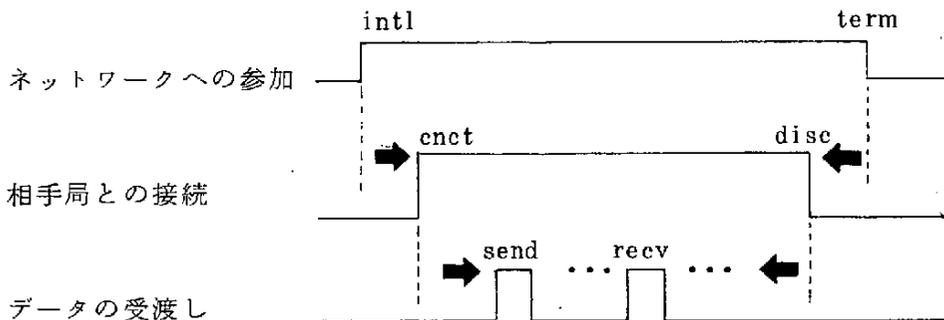
ループネットワーク端局間の通信処理を行うもので、ロジカルベースのマクロ関数と通信プロトコル処理を行うフィジカルベースのサブタスクがある。



ロジカルベースのマクロ関数はwaitpマクロを内蔵するリエントラントサブルーチンであり、通信マクロの指示を通信サブタスクに通知する。

通信サブタスクはそのマクロを受けてLTへ伝文フレームを出力したり、相手局からの伝文フレームを割込にてLTから受取る処理を行う。

なお、ループネットワークにおいては厳密に次のような3階層の通信プロトコルが存在する。



(注) ネットワーク管理伝文は intl と term の間にて許される。

(1) 通信マクロ …… ロジカルベース・ハンドラマクロ

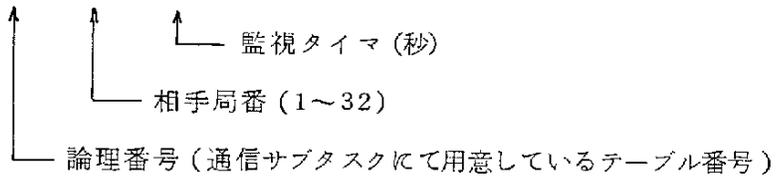
• ループネットワークへの参加と離脱

① nintl() …… 自局LSTをオンラインにする

② nterm() …… 自局LSTをオフラインにする

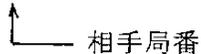
• 相手局との接続要求と接続断

③ ncnct(ln, targ, time) …… 相手局との接続



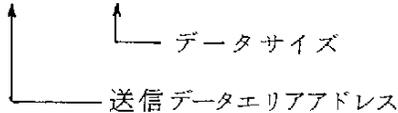
④ ndise(ln, time) …… 相手局との接続断

⑤ targ=ncnctr(ln, time) …… 相手局から接続要求待



• データの送受信

⑥ nsend(ln, time, &area, size) …… データ送信

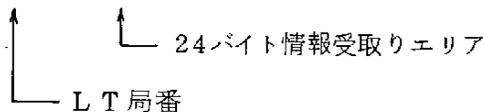


⑦ size=nrecv(ln, time, &area, size) …… データ受信

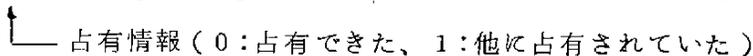


• ネットワーク管理伝文

⑧ nhealth(targ, &area) …… LT内通信テーブルの取出し



⑨ sign=nenqr(targ) …… 相手LTの占有(リターン付)



⑩ nenqw(targ) …… 相手LTの占有(ウェイト付)

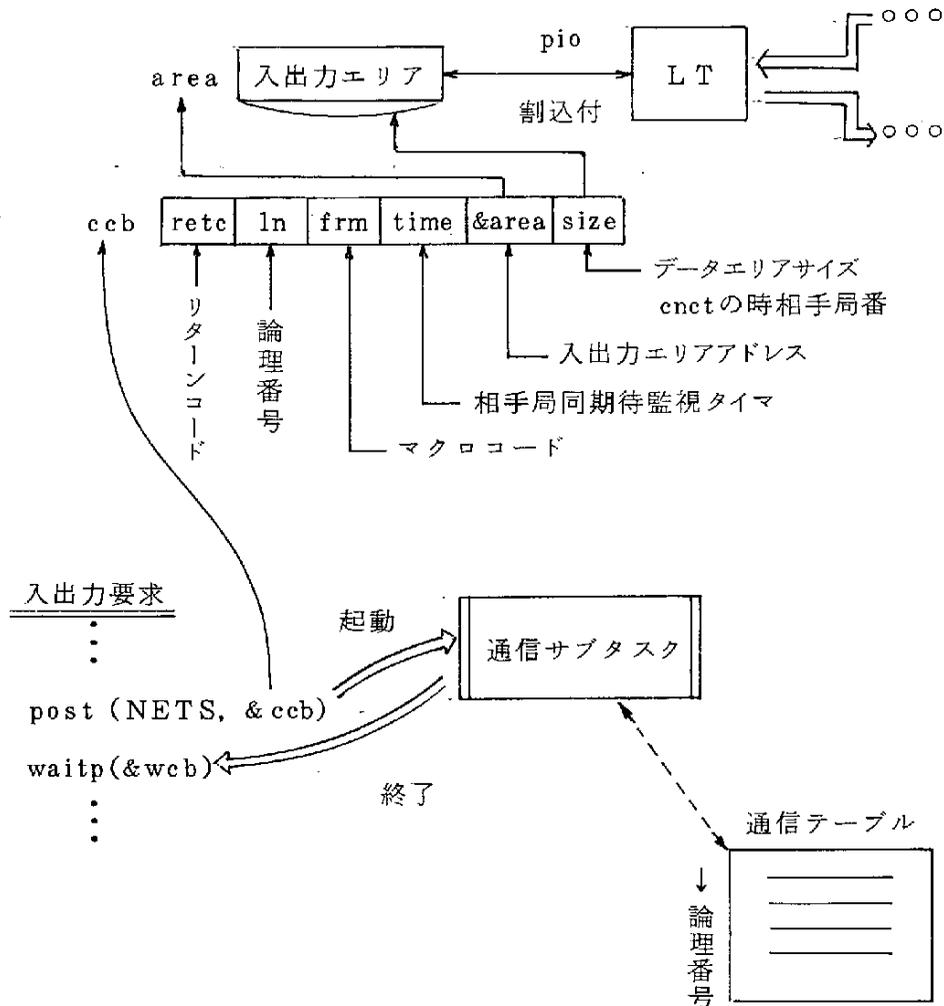
⑪ ndeq(targ) …… 相手LTの占有解除

⑫ `nwrite(targ, data)` ……相手LTコモンエリアへの書き込み
 ↑
 1バイトデータ

⑬ `data=nread(targ)` ……自局LTコモンエリアからの取出し
 ↑
 1バイトデータ

(2) 通信サブタスク …… フィジカルベース・ハンドラ

通信マクロ関数およびアプリケーションからの `post` マクロによって起動され、LST-LT間の通信を行う。

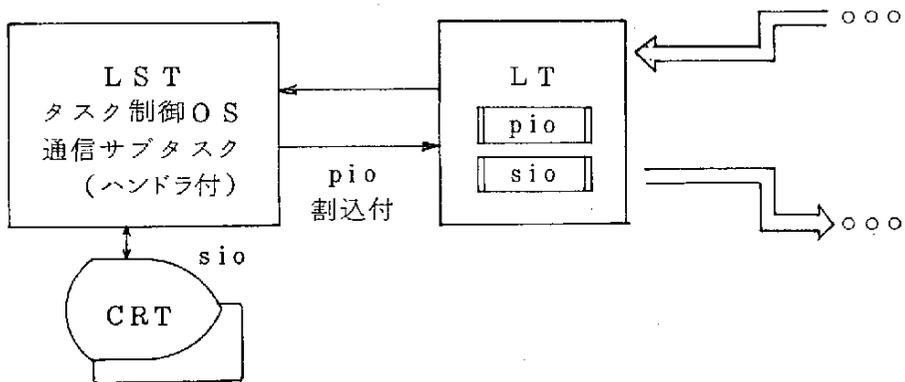


(注) 通信テーブルには相手局番・親タスク番号・ccbアドレス・監視タイマ等が設定され、LTからの割込み、伝文受取、タイマ割込によって保守される。

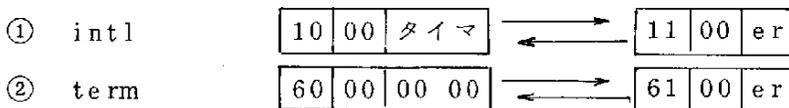
3.3 ループネットワークLST-LTプロトコル

57年度開発“光ファイバを用いた簡易型ローカルエリアネットワークシステム”にあつてはLSTとLTはメモリシェアされており、LSTからLTへの割込は存在したが、LTからLSTへの割込みは存在していなかった。

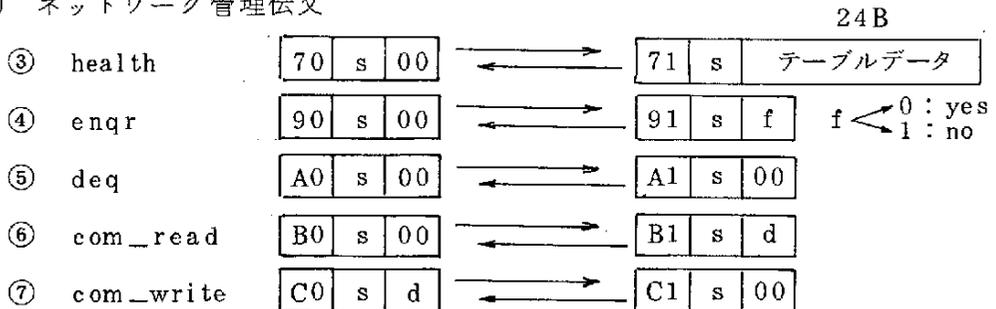
今回はポート結合(pio及びsio通信)のため双方向の割込みは必須であり、かつネットワーク管理用の伝文も扱うこととなったため、57年度開発プログラムを解説し修正を加えて用いている。



(1) LTとの接続・接続断



(2) ネットワーク管理伝文



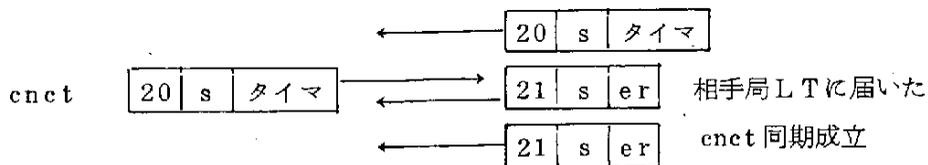
s : 相手局番

d : データ

er : エラーコード(00のときOK)

(3) データ通信伝文

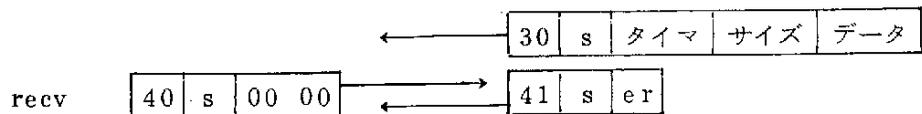
⑨ 相手局との接続



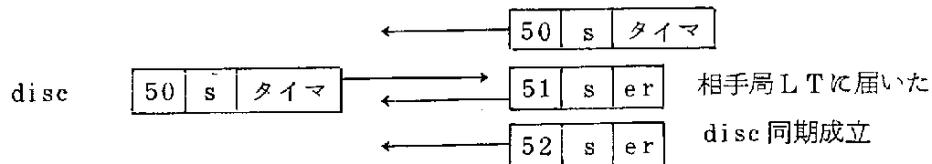
⑩ データ送信



⑪ データ受信



⑫ 相手局との接続断



4. オンライン・デバッガ

(1) 特 長

- ① デバッガはオンライン・リアルタイムモニタの一部として存在し、ユーザー側からは必要都度デバッガモードに入ることができる。
- ② デバック対象プログラムにデバック用コードを付加するなど、デバッガ起動を前提した作業は不要である。
- ③ テーブル形メモリーダンプ、関数シミュレーションなどC言語プログラムデバックを対象としたコマンドを用意している。
- ④ データ・ベース局とのデータ送受信などLANの特性を生かしたコマンドを用意している。

(2) デバッガコマンド群

	コマンド	内 容
1	d	メモリーダンプ
2	p	メモリーパッチ
3	r	メモリークリア
4	c	コマンドカタログ関係
5	f	関数実行関係
6	p	疑似ポートI/O関係
7	p	実ポートI/O関係
8	it	イント発生
9	post	タスク・ポスト
10	fpst	タスク・ポスト(フラグ)
11	load	データ・ロード
12	save	データ・セーブ
13	run	プログラムのロードと実行
14	.	デバッガの停止

(3) デバッガコマンドの基本項目

① デバッガの起動

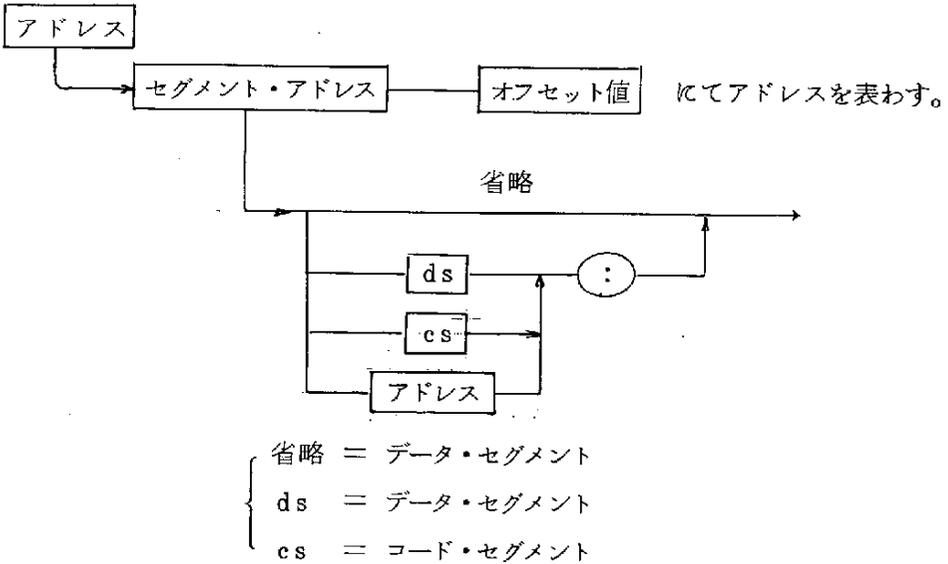
ESC キー押下 (CRTの場合)

CTRL — E 押下 (パソコンの場合)

② コマンド受けプロンプト

= がデバッガのプロンプトであり、この状態でコマンド入力が可能

③ アドレス入力の共通フォーマット



④ 入力形式

- アドレス関係、ポート I/O データ等は 16 進表示形式にて入力
- 行、列番号は 10 進数にて入力
- ロード、セーブのアルファ名、関数シミュレーションのデータセットはキャラクター形式にて入力

(4) デバッガコマンド説明

① シリアル形式メモリーダンプ

= d, **アドレス**, ($\frac{b}{w}$)

(b : バイト単位
w : ワード単位)

portget (ポート番号)

↑
ポートからの取り出し

portput (ポート番号、データ)

↑
ポートへのデータ書き込み

= pw, ポート番号, データ

↑
ポートに書き込むワード・データ

↑
ポート・テーブルに登録

= Pr, ポート番号

↑
ポート・テーブルから該当するポート・データを取り出し表示する。

= pr

↑
ポート・テーブルに登録済みの全てのポート・データを表示

= pd, ポート番号

↑
ポート・テーブルより該当するポートを消却する。

⑨ 実ポート I/O 関係

= pi, ポート番号

↑
実ポートよりデータを取り出し表示する。

= po, ポート番号, データ

↑
実ポートにデータを書き込む。

⑩ イントシミュレーション

= it, イント番号

↑
↑
20~27
イントの 20~27 を発生させる。

⑪ タスク・ポスト

= post, タスク番号, ポスト・コード・アドレス

↑
該当タスクにポストをかける。(ポスト・コードタイプ)

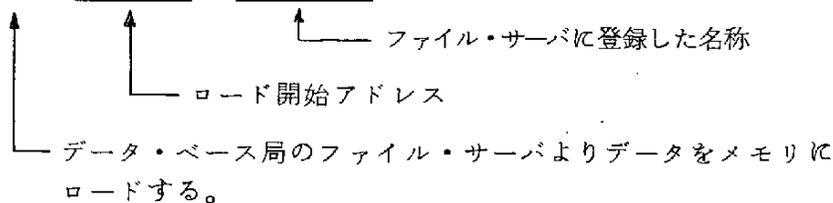
⑫ フラグポスト

= fpst, タスク番号, ポストフラグ

↑
該当タスクにポストをかける。(ポスト・フラグタイプ)

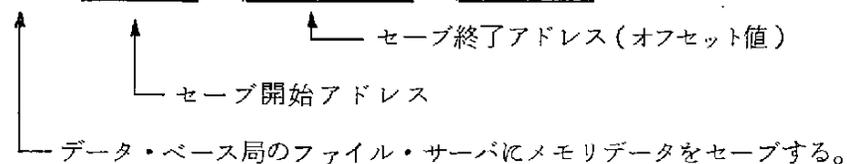
⑬ データ・ロード

= load, アドレス, ファイル名



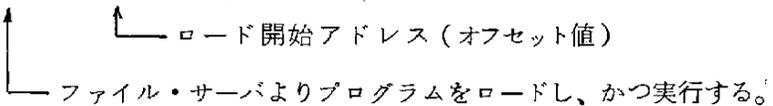
⑭ データ・セーブ

= save, アドレス, 終了アドレス, ファイル名



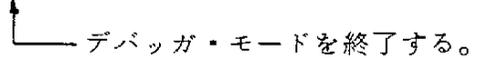
⑮ プログラムのロードと実行

= run, アドレス, ファイル名



⑯ デバッガの停止

= .

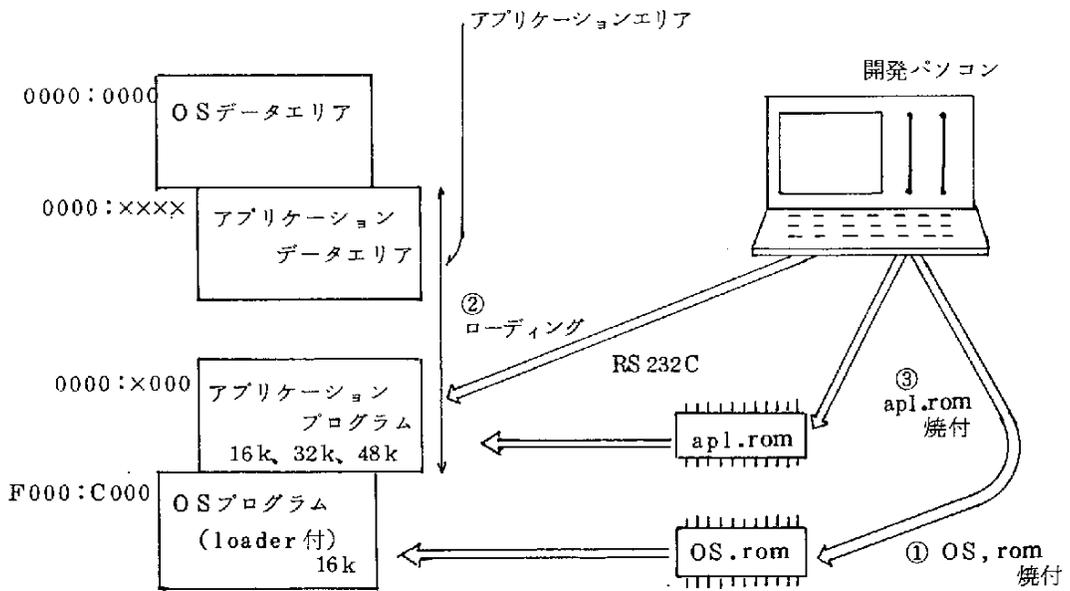


5. OS .romとアプリケーション. romの作成

OS 開発段階ではアプリケーション（実際はテストプログラム）とOSが合体されてロードモジュール（rom形式）が作られると非常に助かる。しかし、入出力ハンドラを含めたOSが固定化できた後は、アプリケーション側のみコンパイルしてディバックできるようにした方が操作面では非常に楽である。

OSにパソコンからのプログラムローダ(loader)を乗せ、ICE(インサーキットエミュレータ)のram、又はターゲットマシンのram上にて、ディバックングを行ない、その後アプリケーションをromにする方法を説明する。

(1) rom化手順とターゲットマシンメモリ

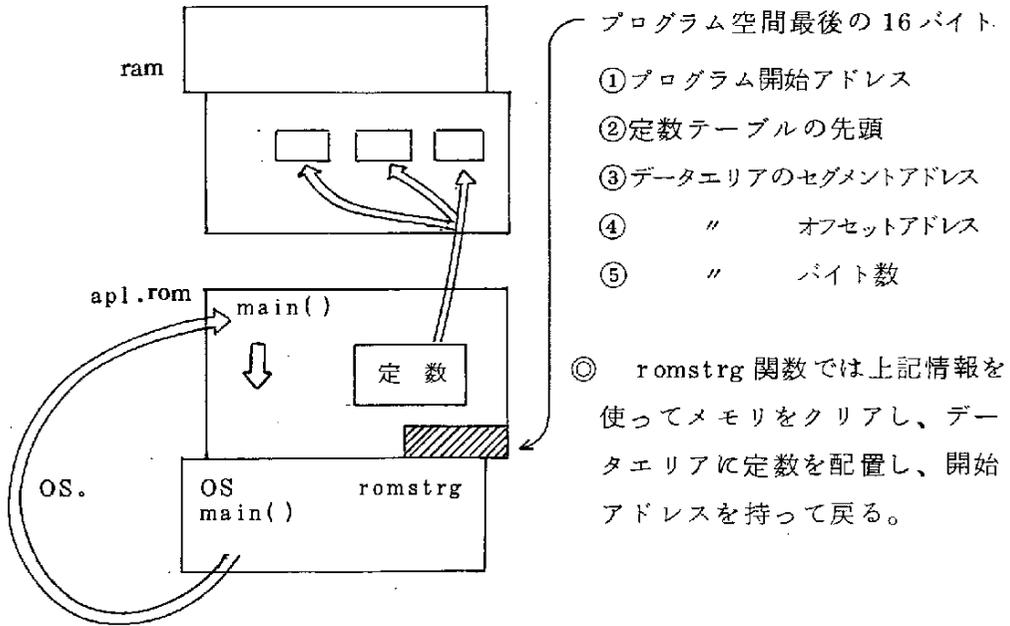


(注1) PROM 2764は8KBであるが8086にあっては奇数バイト用、偶数バイト用となるため最少2個、16KBのモジュールが最少となる。

(注2) データ及びプログラムのロードポイント指定にはリンクア(ln)の-D、-Cオプションを用いる。

(2) OS.romから apl.romへの制御の渡し

Cコンパイラの実出力オブジェクトでは文字定数・初期値がデータエリア空間 (ram) に設定されるため、rom ベースの制御用システムでは使えない。そこで我々は "rom ファイル作成ユーティリティ" を用意してプログラム空間に定数・初期値を持つようにし、romstrg 関数によって復元している。



プログラムローダを持たない OS.rom の main 列

```

1:  main()
2:  {
3:      int (*prog)();
4:      struct WCB wa;
5:
6:      mcli();
7:      prog = romstrg(0xf000, 0xbff0);
8:      msti();
9:      (*prog)();          /* apl.main call */
10:     exit();
11:
12:     /* dummy generation module */
13:     printf();
14:     accept();
15: }

```

(3) OS.rom を構成するソースプログラムモジュール

ソース名	モジュール概要
① aplstr.c	定数定義
② str.c(aplstr)	OS テーブル定義
③ osc.c(str)	OS カーネルC 言語プログラム
④ osa.a	電源投入、ソフトハード割込処理
⑤ osl.a	OS マクロの割込リンク
⑥ osp.c(aplstr)	printf モジュール
⑦ osscst.c(aplstr)	accept モジュール
⑧ toupper.c	文字属性判定ルーチン (AZTEC 版)
⑨ lsubs.a	32 ビット演算ルーチン (AZTEC 版)
⑩ string.c	文字列処理 (AZTEC 版)
⑪ hmcc2.c(str)	deb, icb 定義とコンソールハンドラ
⑫ nets.c(str)	ループネットワーク通信サブタスク
⑬ loader(aplstr)	パソコンからのプログラムローダ
⑭ osrom.c	アプリケーション .rom への連結

(注1) ()内は #include ファイルを表わす。

(注2) デバッガは OS 空間 16 KB に入らないため除いている。

(注3) ⑥⑦⑧⑨の関数アドレスをアプリケーションプログラムに知らせると、アプリケーション側にて自由に使える。

(注4) XXX.c は C 言語プログラム、XXX.a は ASM 言語プログラムを示す。

(4) apl.rom を構成するモジュール

os.rom にて入出力ハンドラ (printf・accept 含む) を用意しているために、アプリケーションに焦点をしぼったプログラム構成ができる。

ソース名	モジュール処理
① aplstr.c(coname)	定数定義
② osname.c	OS.romの関数アドレス
③ osl.a	OSマクロの割込リンク
④ osd.c(aplstr)	デバッガ
⑤ ×××.c(aplstr)	mainの存在するアプリケーション

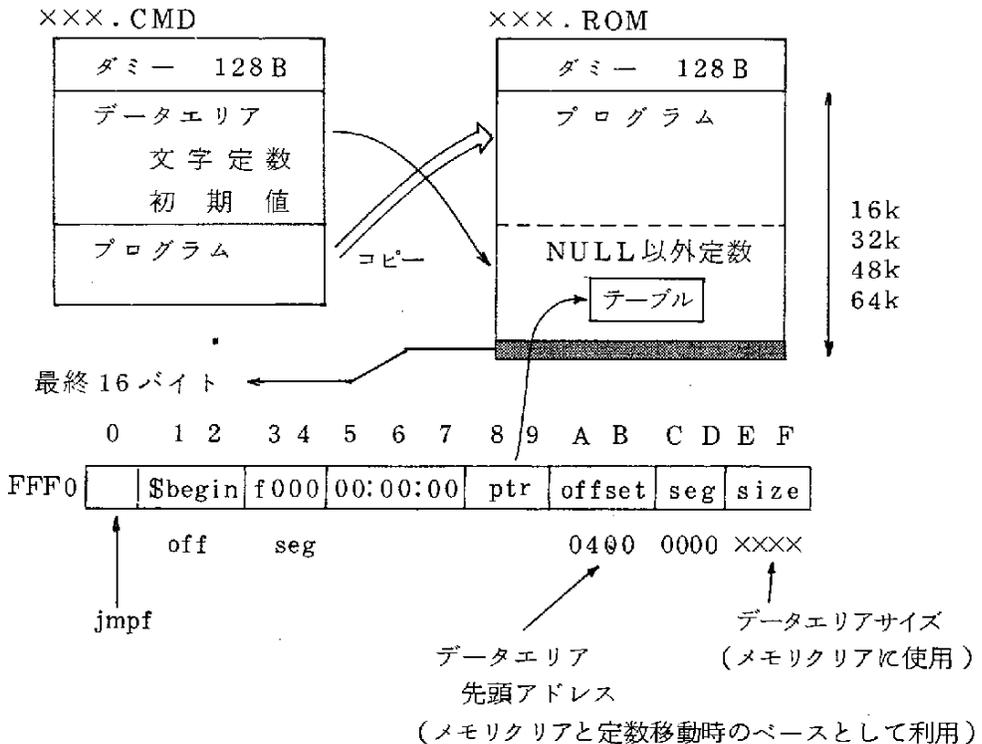
(注1) osl.aは本来 osname にて定義できるものであるが、64KB以外の時にはソフト割込をおこさせるために必須のものである。

6. ユティリティ

本リアルタイムモニタを作りながら作成したユティリティでアプリケーション開発に不可欠のものを紹介する。

(1) romファイルの作成 …… C言語

Cコンパイラ出力のロードモジュール(XXX.COM)ファイルからデータエリアの定数をプログラムエリアに移して、romへ書き込みできるXXX.ROMファイルを作成する。



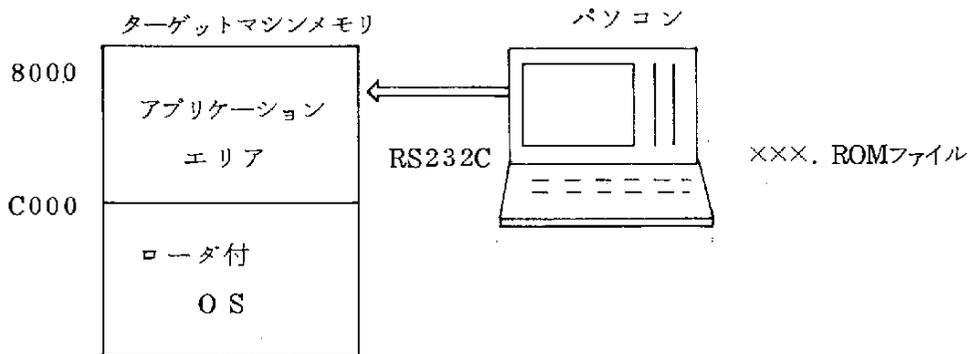
- (注1) テーブルには、rom.adr, rom.adr, word.size が格納される。
- (注2) NULL以外とは、4バイト連続NULL以外ということである。
- (注3) 8086では電源投入によってF000セグメントFFF0アドレスより命令が実行される。上記 jmpf 命令は rom 上必須である。
- (注4) \$beginはOSの入口を指し、そこでメモクリアと定数移動を行う。

(2) romへのプログラム焼き込み …… BASIC 言語

×××.ROMファイルより PECKER 〆 (アパールコーポレーション製) を用いて rom に焼く。PROM IC 2764 は 8KB のメモリを持つが左バイト、右バイトと別々になっているため、プログラム空間としては 16KB 単位となり、最低 2 個は焼くこととなる。

(3) ターゲットマシンへのプログラム転送 …… BASIC 言語

ターゲットマシンにローダ内蔵の OS .rom があるときにパソコン側より、アプリケーションプログラムを送る場合に用いる。



(4) ラベルの名前順・番地順リスト作成 …… C 言語

C コンパイラのリンカは ×××.sym ファイルに、前順のそれも 1 列のベタリストしか出力しない。これではデバッグの役に立たないため用紙全面を使う名前順・番地順のラベルリストを作成する。

(5) プログラムリストの精書 …… CP/M, C 言語

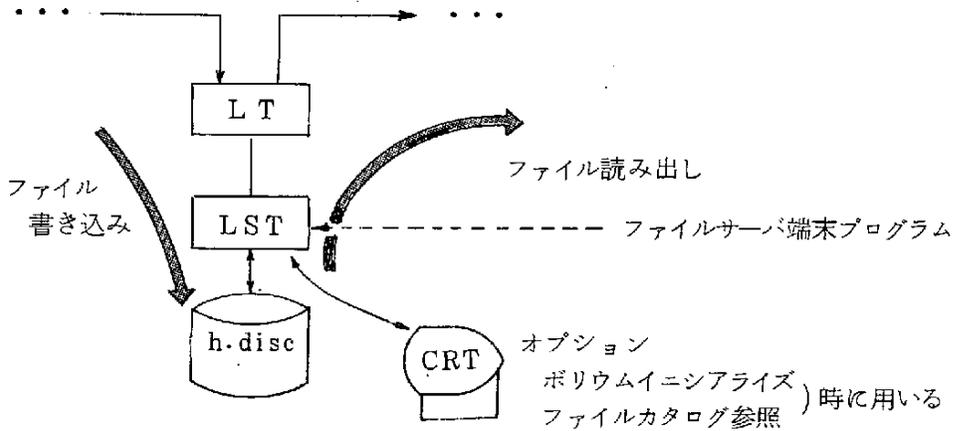
関数とデータのクロスリファレンスリストを付けてプログラムリストを作成する。プログラム保存にはきわめて有益となる。

(6) パソコンの crt 代用 …… BASIC 言語

ターゲットマシンに付ける crt が無い場合に、パソコンそのものが crt の代行をするパソコン側のプログラムである。

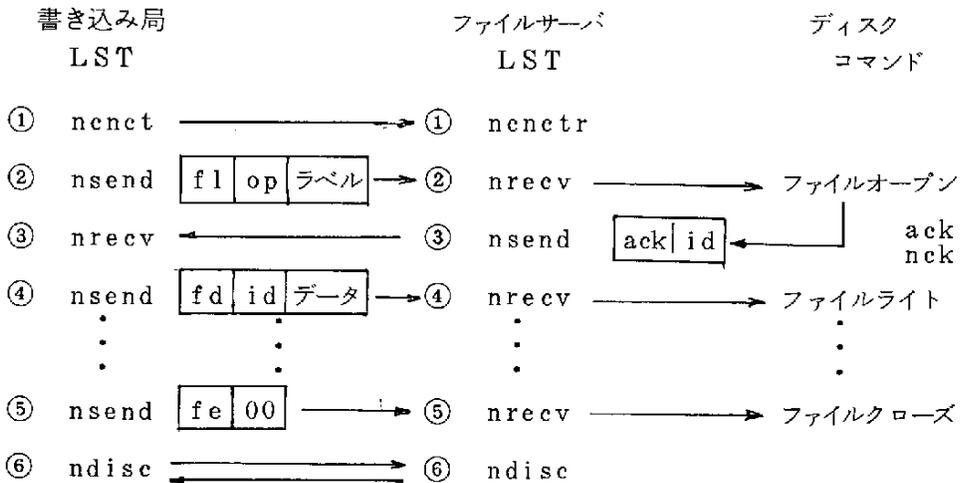
7. ファイルサーバ端局プログラム

ファイルサーバはネットワーク全体のファイルを管理しようとするものであるがデータの書き込み、データの読み出しはネットワークの各端局が主導権を握るため、ファイルサーバ側のプログラムはきわめて受動的なものとなる。



(1) ファイル受信プロトコル

通信マクロとデータフォーマットを下記に示す。

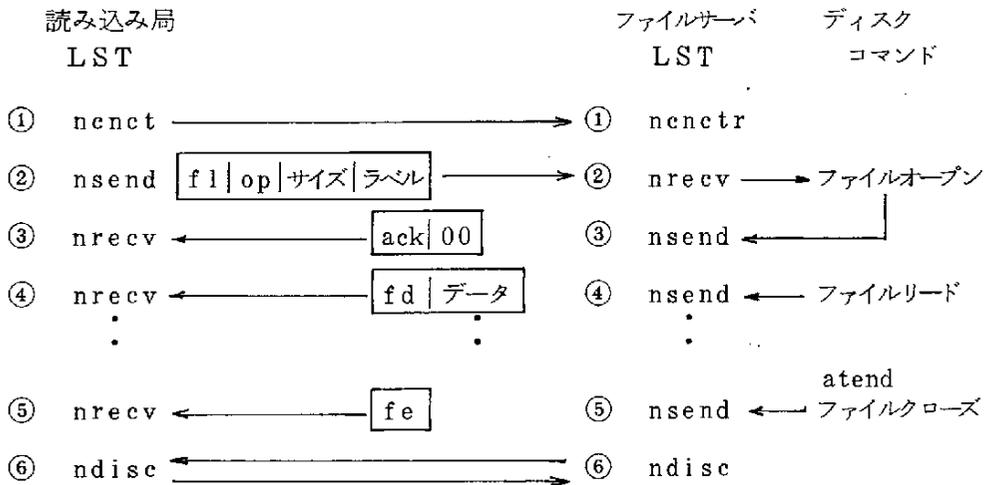


(注1) ファイルオープン時にファイルが存在すればディリートし、新しいファイルを作成する。

(注2) fl, fd, fe, ack は 1 バイトの定数を示す。

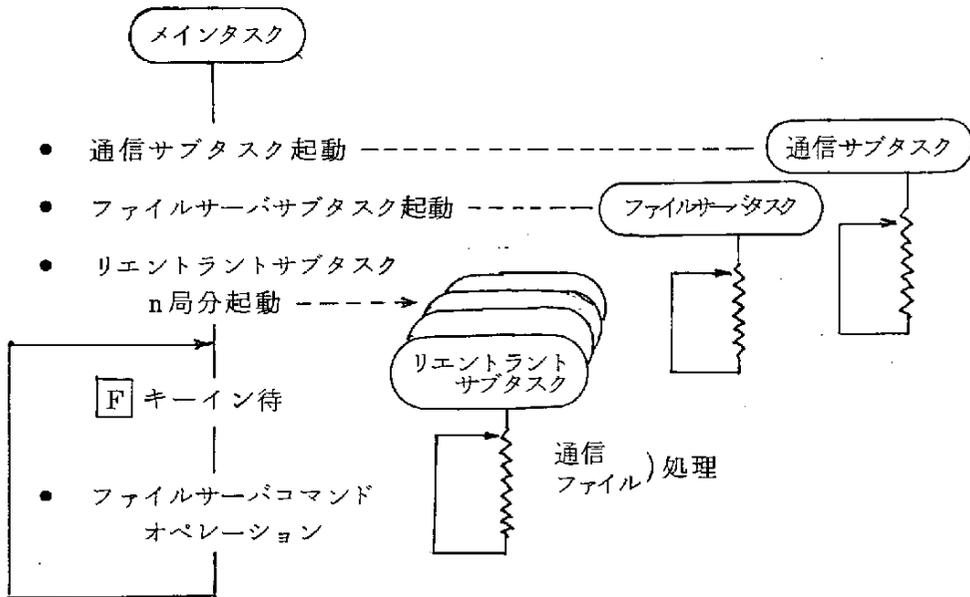
(2) ファイル送信プロトコル

通信マクロとデータフォーマットを下記に示す。



(3) プログラム概要

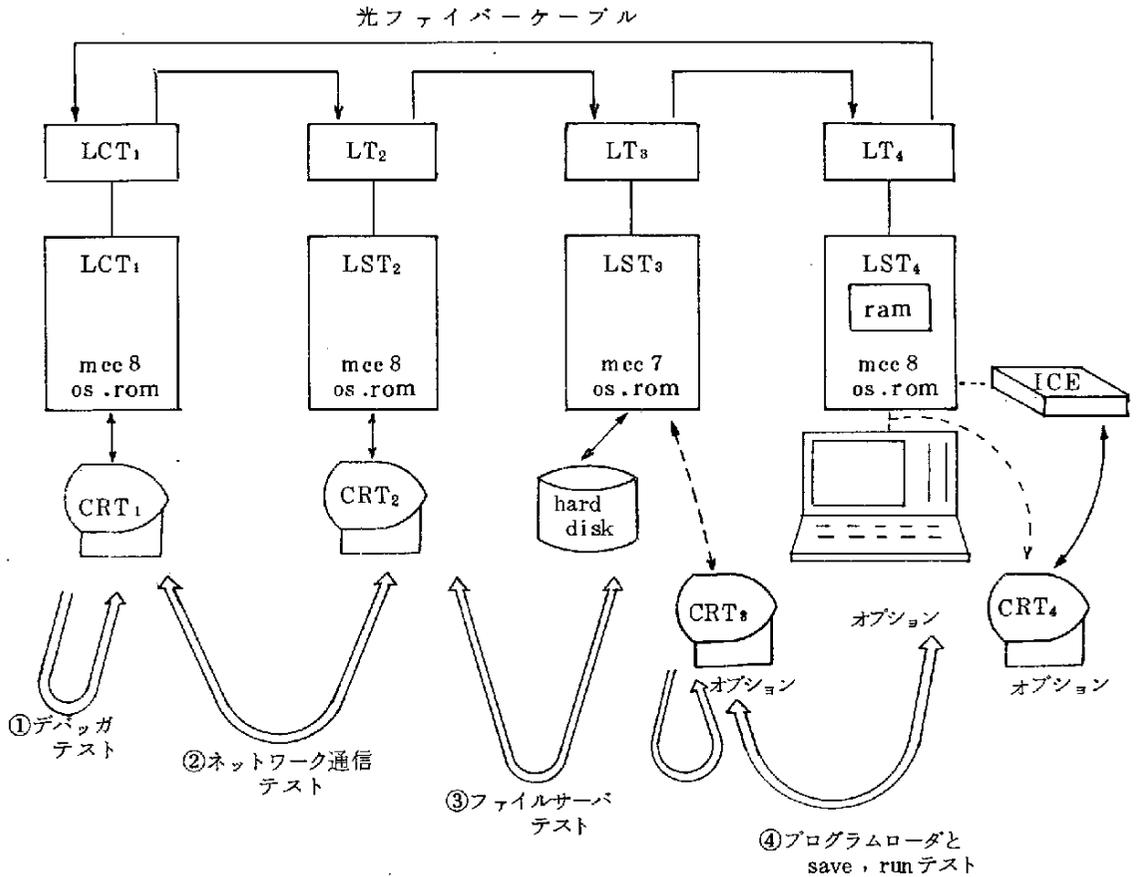
ネットワーク端局用にリエントラントサブタスク（プログラムは1本で端局数だけタスクが走る）を用意して具現化している。



(注1) ファイルサーバコマンドは操作説明にて行う。

8. システムテストプログラムとその操作

(1) ハード構成とテスト概略



(注1) 56年57年に開発された装置には crt 2台しか接続されていないがスムーズにテストしようとするとき crt 4台が必要である。

(注2) LSTにはRS232Cポートが1個しか用意されていないため、パソコンよりプログラムをロードする時は crt と接続変えをしないとけない。

(注3) mcc8, mcc7はアプリケーションプログラムromの名称であり、mcc8はテストプログラムがmcc7にはファイルサーバ端局プログラムが格納されている。

(2) 電源投入操作

OS.rom(16KB)としてパソコンからのプログラムローダ付を採用している。それがためLSTの電源投入にあたってはcrtを接続しておく必要があり、電源ONと同時に次のメッセージを出力する。

Program Load (y/n) =

アプリケーションがromにある場合には cr と答えるが、その前にネットワークステーション(LT)の電源を投入、又はリセットする必要がある。

(3) システムテスト(MCC8)の操作

アプリケーションプログラムが動き出すと次の表示となる。

*** Loop Network test on C.OS ***

my station (1-32) =

target station (1-32) =

Master

11 pattern data send
21 pattern data send->recv
31 crt data send
41 crt data send->recv
51 macro test
61 file write
99 end

Slave

12 pattern data recv
22 pattern data recv->send
32 crt data recv
42 crt data recv->send
52 macro test
62 file read
98 debugger -- fpst,3,1

Menu Number =

11~51が自局側動作であり、12~52が相手局側の動作となる。

61はファイルサーバにcrtデータを送り、62にてファイルサーバのデータをcrtに表示させる。

① デバッガテスト

98にてデバッガに起動をかけ、各種コマンドのテストを行う。

終了時点にてfpst,3,1をキーインすると上記メニューに戻る。

② ネットワーク通信テスト

メニュー1x~5xが対象となり、11・21の時にはフレームバイトのパターンとフレームサイズと送信回数が設定できる。51の時にはネット

ワーク通信ロジカルハンドラのマクロをそのままキーインして相手局との
交信テストを行う。

③ ファイルサーバテスト

61にてデータを送りこみ、62にてその確認を取る。又、デバッガの
save コマンドと load コマンドによっても行うことができる。

④ プログラムローダと save, run テスト

パソコン上にて " post・fpost n回テストプログラム " (MCC6)をロー
ドポイント 4000 からのロードモジュールを作成し、OS .rom 上のローダ
にてrom空間にローデし、デバッガの中の save コマンドにてファイルサ
ーバに移し、run コマンドにて実行させる。

(4) ファイルサーバ端局プログラム (MCC7) の操作

Ⓜ割込キーインにて次の表示となる。

*** Hard Disk Test menu ***

1. Volume initial
2. Mount
3. File make
4. File erase
5. Catalogue Print
6. File close
7. Dismount
8. Hex format I/O Test
9. End

Request =

ネットワークのファイルサーバとするには1、2が必要である。システム
終了にて5で確認を取り、7で終了させる。詳細チェックには8を用いて16
進データをファイルサーバに送るテストを行う。

禁無断転載

昭和59年3月発行

発行所 財団法人日本情報処理開発協会
東京都港区芝公園3-5-8
機械振興会館内
TEL(434)8211(代表)

印刷所 株式会社 昌文社
東京都港区芝5-26-30
TEL(452)4931(代表)

